

MDT10P64

1. 概述

这个 8 位基于 EPROM 微控制器是由完全静态 CMOS 技术设计，集高速、体积小、低功耗和抗高噪声一体的芯片。内存包括 2K 字节 EPROM 和 128 字节静态 RAM。

2. 特点

如下是关于软硬件的一些特点：

- ◆ 完全 CMOS 静态设计
- ◆ 8 位数据总线
- ◆ EPROM 大小：2K
- ◆ 内部 RAM 大小：161 字节（128 通用目的寄存器，33 特殊寄存器）
- ◆ 37 条指令
- ◆ 14 位指令长度
- ◆ 8 级硬件堆栈
- ◆ 工作电压：2.5V 5.5V (PRD Disable)
4.5V 5.5V (PRD Enable)
- ◆ 工作频率：DC ~20MHZ
- ◆ 最短指令执行时间是在 20MHz 下除分支指令外的所有单周期指令的 200ns
- ◆ 寻址方式包括直接，间接和相对寻址方式
- ◆ 上电复位 (POR)
- ◆ 电源边沿检测复位 (PED)
- ◆ 电源范围检测复位 (PRD)
- ◆ 睡眠低功耗方式
- ◆ 8 个中断源
 - 外部 INT PIN
 - TMR0, TMR1, TMR2 时钟
 - PORTB < 7 : 4 > 电平变化中断
 - CCP, SCM, PCM

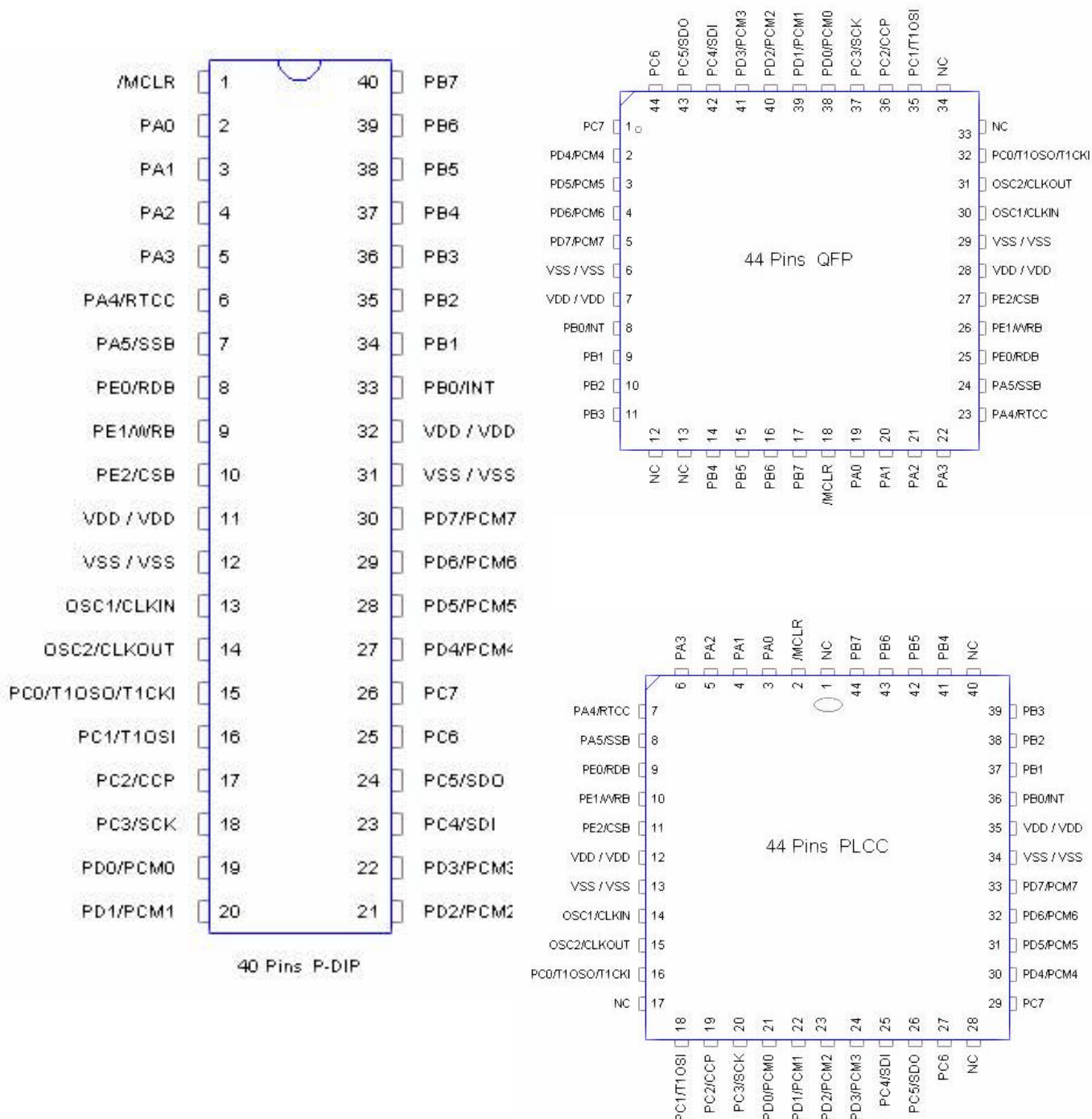
- ◆ 捕捉，比较，PWM 模块
- ◆ 带 SCM 同步串行口
- ◆ TMR0：8 位实时时钟 / 计数器
- ◆ TMR1：16 位实时时钟 / 计数器
- ◆ TMR2：8 位实时时钟 / 计数器（内部）
- ◆ 4 种可选振荡器类型
 - RC — — — 低价 RC 振荡器
 - LFXT — — — 低频晶体振荡器
 - XTAL — — — 标准晶体振荡器
 - HFXT — — — 高频晶体振荡器
- ◆ 自振式看门狗定时器 (WDT)
- ◆ 33 个可独立直接控制 I/O

3. 应用

MDT10P64 的应用范围从发动机控制，高速自动机车（电车）到低电源遥控发送 / 接收器，面向设备装置，无线电通讯如遥控器、小型设备、玩具、汽车和 PC 外围等。



4. 引脚定义



5. 引脚功能说明

引脚名称	I/O	功能说明
PA0~PA3, PA5	I/O	Port A, TTL 输入电平
RTCC/PA4	I/O	定时/计数器, 斯密特触发输入电平, 开漏极输出脚
PB0~PB7	I/O	Port B, TTL 输入电平/PB0: 外部中断输入, PB4~PB7: PIN 电平变化中断
PC0~PC7	I/O	Port C 斯密特触发输入电平
PDO~PD7	I/O	Port D, 斯密特触发输入电平/ TTL 输入电平
PE0~PE2	I/O	Port E, 斯密特触发输入电平/ TTL 输入电平
/MCLR	I	复位引脚, 斯密特触发输入电平
OSC1/CLKIN	I	振荡器输入 / 外部时钟输入
OSC2/CLKOUT	O	振荡器输入 / 输出, RC 模式, CLKOUT 脚是 CLKIN 频率的 1/4
V _{dd}		电源
V _{ss}		地

6. 内存分配

(A) 寄存器分配

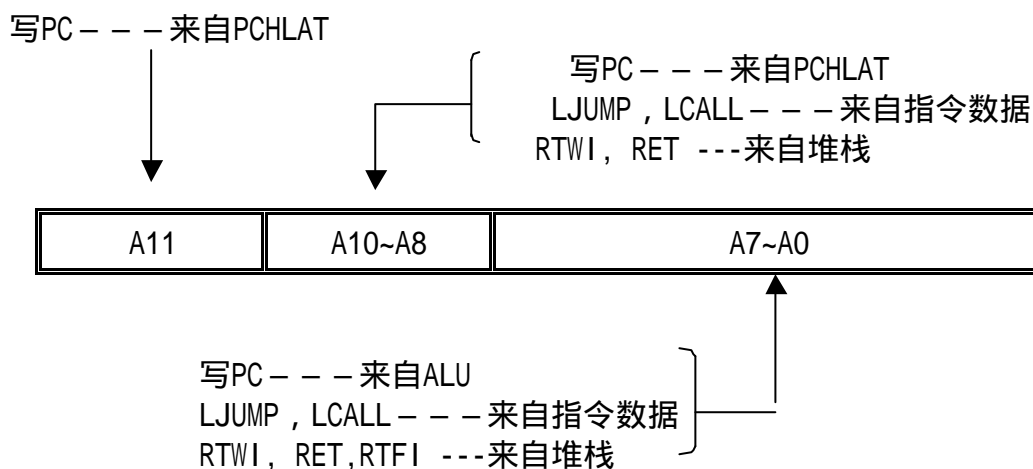
地址	说明
BANK0	
00	间址寄存器
01	RTCC
02	PCL
03	STATUS
04	MSR
05	Port A
06	Port B
07	Port C
08	Port D
09	Port E
0A	PCHLAT
0B	INTS
0C	PIFB1

地址	说明
0E	TMR1L
0F	TMR1H
10	T1STA
11	TMR2
12	T2STA
13	SCMBUF
14	SCMCTL
15	CCPL
16	CCPH
17	CCPCTL
20~7F	通用目标寄存器
BANK1	
01	TMR
05	CP10 A
06	CP10 B
07	CP10 C
08	CP10 D
09	CP10 E
0C	PIEB1
0E	PSTA
12	T2PER
14	SCMSTA
A0~BF	通用目标寄存器

(1) IAR (间址寄存器) : R00

(2) RTCC (定时/计数器r) : R01

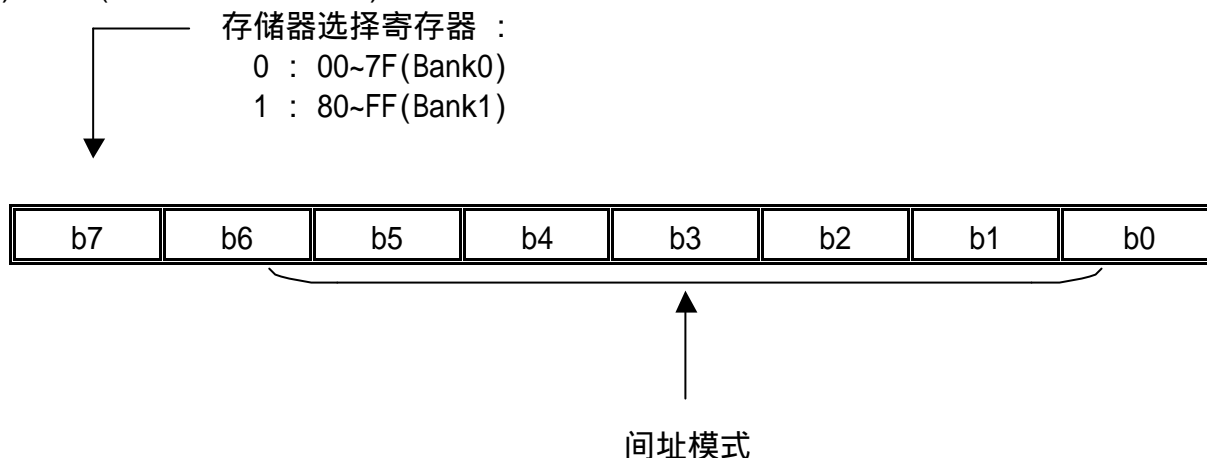
(3) PC (程序计数器) : R02, R0A



(4) STATUS (状态寄存器) : R03

位	符号	特征
0	C	进位
1	HC	辅助进位
2	Z	零位
3	/PF	电源功耗标志位
4	/TF	WDT 时间溢出标志位
5	RBO	BANK 选择位： 0 : 00H~7FH (BANK0) 1 : 80H~FFH (BANK1)
7 - 6	--- --	通用位

(5) MSR (存储器选择寄存器) : R04



(6) PORT A : R05
PA5~PA0, I/O寄存器

(7) PORT B : R06
PB7~PB0, I/O寄存器

(8) PORT C : R07
PC7~PC0, I/O寄存器

(9) PORT D : R08
PD7~PD0, I/O寄存器

(10) PORT E : R09
PE2~PE0, I/O寄存器

(11) PCHLAT: R0A

(12) INTS (中断状态寄存器) : R0B

位	符号	特征
0	RBIF	B口改变中断标志, 当 PB<7:4>输入改变时复位
1	INTF	INT 产生中断时置位, INT 中断标志
2	TIF	TMRO 溢出置位
3	RBIE	0: PB 电平变化时中断不使能 1: PB 电平变化时中断使能
4	INTS	0: INT 中断不使能 1: INT 中断使能
5	TIS	0: TMRO 中断不使能 1: TMRO 中断使能
6	PEIE	0: 外围中断不使能 1: 外围中断使能
7	GIS	0: 全程中断不使能 1: 全程中断使能

(13) PIFB1 (外围中断标志位) : ROC

位	符号	特征
0	TMR1IF	TMR1 中断标志 0 : TMR1 没溢出 1 : TMR1 溢出
1	TMR2IF	TMR2 中断标志 0 : 没有 TMR2 to T2PER 匹配值产生 1 : 有 TMR2 to T2PER 匹配值产生
2	CCP1IF	CCP 中断标志 0 : 没有 TMR1 捕捉 / 比较产生 1 : 有 TMR1 捕捉 / 比较产生
3	SCM1IF	SCM 中断标志 0 : 等待 SCM 发送 / 接收 1 : 该 SCM 发送 / 接收完成
6~4	--	未用
7	PCM1IF	PCM 中断标志 0 : 没有 R/W 操作 1 : 一个 R/W 操作

(14) TMR1L : ROE

16 位 TMR1 的最低有效位

(15) TMR1H : ROF

16 位 TMR1 的最高有效位

(16) T1STA : R10

位	标志	特征
0	TMR1ON	0 : 停止 TMR1 1 : TMR1 使能
1	TMR1CLK	0 : 内部时钟(Fosc/4) 1 : 来自 PC0 的外部时钟
2	/T1SYNC	TMR1CLK = 1 0 : 同步外部时钟 1 : 异步外部时钟 TMR1CLK = 0 该位为不用
3	T10SCEN	0 : TMR1 振荡器关闭 1 : TMR1 振荡器使能
5~4	T1CKPS1 ~ T1CKPS0	1 1 = 1:8 预分配值 1 0 = 1:4 预分配值 0 1 = 1:2 预分配值 0 0 = 1:1 预分配值
7~6	--	未用

(17) TMR2 : R11

TMR2 寄存器

(18) T2STA : R12

位	标志	特征
1~0	T2CKPS1 ~ T2CKPS0	0 0 = 预分频器为 1 0 1 = 预分频器为 4 1 x = 预分频器为 16
2	TMR2ON	0 : TMR2 is off 1 : TMR2 is on
7~3	--	未用

(19) SCMBUF : R13

串行通讯端口缓冲区

(20) SCMCTL : R14

位	标志	特征
3~0	SCM3 ~ SCM0	0 0 0 0 : SCM 主模式, clock = Fosc/4 0 0 0 1 : SCM 主模式, clock = Fosc/16 0 0 1 0 : SCM 主模式, clock = Fosc/64 0 0 1 1 : SCM 主模式, clock = TMR2 output/2 0 1 0 0 : SCM 副模式, clock = SCK pin, /SS5 控制使能 0 1 0 1 : SCM 副模式, clock = SCK pin, /SS5 控制使能
4	CKS	0 : 在上升沿发送, 在下降沿接受, 时钟理想状态是低电平. 1 : 在下降沿发送, 在上升沿接受, 时钟理想状态是高电平
5	SCMEN	0 : SCM 不使能, PC3, PC4, PC5 为 I/O 口. 1 : SCM 使能
6	SCMROI	0 : 没有溢出 1 : 溢出
7	WCOL	0 : 没有冲突 1 : 在发送当前字节时写 SCMBUF

(21) CCPL : R15

捕捉 / 比较 / PWM 最低有效位

(22) CCPH : R16

捕捉 / 比较 / PWM 最高有效位

(23) CCPCTL : R17

位	标志	特征
3~0	CCPM3 ~ CCPM0	0 0 0 0 : CCP 关闭 0 1 0 0 : 捕捉模式, 每个下降沿 0 1 0 1 : 捕捉模式, 每个上升沿 Capture mode, every rising edge 0 1 1 0 : 捕捉模式, 每个 4 th 上升沿 0 1 1 1 : 捕捉模式, 每个 16 th 上升沿 1 0 0 0 : 比较模式, 在匹配时输出 1 0 0 1 : 比较模式, 在匹配时清除输出 1 0 1 0 : 比较模式, 在匹配时产生软件中断 1 0 1 1 : 比较模式, 触发器特殊事件 1 1 x x : PWM 模式
5~4	PWMLSB	这些位是该 PWM 功能周期的两个最低有效位
7~6	--	未用

(24) TMR (定时模式寄存器) : R81

位	标志	特征		
		预分频器值	RTCC比率	WDT 比率
2~0	PS2~0	0 0 0	1 : 2	1 : 1
		0 0 1	1 : 4	1 : 2
		0 1 0	1 : 8	1 : 4
		0 1 1	1 : 16	1 : 8
		1 0 0	1 : 32	1 : 16
		1 0 1	1 : 64	1 : 32
		1 1 0	1 : 128	1 : 64
		1 1 1	1 : 256	1 : 128
3	PSC	预分频器分配位 : 0 — RTCC 1 — Watchdog Timer		
4	TCE	RTCC边沿触发方式 0 — — — 上升沿触发 1 — — — 下降沿触发		
5	TCS	RTCC 信号设置 : 0 — 中断指令周期 1 — RTCC pin电平转变		

位	标志	特征		
6	IES	预分频器值	RTCC比率	WDT 比率
		中断边沿选择 0 —PBO下降沿中断 1 —PBO上升沿中断		
7	PBPH	PORTB3~0 上拉 0 — PORTB3~0 上拉使能 1 — PORTB3~0 上拉不使能		

(25) CPIO A (控制I/O口方式寄存器) : R85
= “0”, I/O引脚定义为输出方式.
= “1”, I/O引脚定义为输入方式

(26) CPIO B (控制I/O口方式寄存器) : R86
= “0”, I/O 引脚定义为输出方式
= “1”, I/O引脚定义为输入方式

(27) CPIO C (控制I/O口方式寄存器) : R87
= “0”, I/O 引脚定义为输出方式
= “1”, I/O引脚定义为输入方式

(28) CPIO D (控制I/O口方式寄存器) : R88
= “0”, I/O 引脚定义为输出方式
= “1”, I/O引脚定义为输入方式

(29) CPIO E (控制I/O口方式寄存器) : R89

位	标志	特征
2~0	BIT2~BIT0	Port E 控制 I/O 模式位 0 : I/O 为输出方式 1 : I/O 为输出方式
3	--	未用
4	PCMSB	0 : 通用 I/O 模式 1 : PCM 模式
5	IBOB	0 : 没有溢出产生 1 : 当一个先前输入的字已被读完时产生一个写操作
6	OBF	0 : 输出缓冲已被读 1 : 输出缓冲仍保持
7	IBF	0 : 没收到数据 1 : 收到一个数据并等待被读

(30) PIEB1 : R8C

位	标志	特征
0	TMR1IE	TMR1 中断使能位 0 : TMR1 中断不使能 1 : TMR1 中断使能
1	TMR2IE	TMR2 中断使能位 0 : TMR2 中断不使能 1 : TMR2 中断使能
2	CCP1IE	CCP1 中断使能位 0 : CCP1 中断不使能 1 : CCP1 中断使能
3	SCMIE	SCM 中断使能位 0 : SCM 中断不使能 1 : SCM 中断使能
6~4	--	未用
7	PCMIE	PCM 中断使能位 0 : PCM 中断不使能 1 : PCM 中断使能

(31) PSTA : R8E

位	标志	特征
0	PRDB	0:电源范围检测 (PRD) 复位发生 1: 没有电源范围检测 (PRD) 复位发生
1	PORB	0:上电复位 (PED) 复位发生 1: 没有上电复位 (PED) 复位发生

(32) T2PER : R92

Timer2周期

(33) SCMSTA : R94

位	标志	特征
0	BF	0 :接收没完成 1 : 接收完成
7~1	--	未用

(34) EPROM配置选项 (通过烧录器设置) :

振荡器类型
RC 振荡器
HFXT 振荡器
XTAL 振荡器
LFXT 振荡器

看门狗控制
看门狗定时器使能整个时间
看门狗定时器不使能整个时间

电源范围控制 (PRD)
电源范围控制使能
电源范围控制不使能

振荡器起振时间控制
0ms
75ms

电源边沿检测 (PED)
上电检测使能
上电检测不使能

保护状态
保护不使能
保护使能

(B) 程序存储器

地址	说明
000-7FF	程序存储器
000	上电, 外部复位或 WDT 时间溢出复位起始地址
004	中断向量

7. 各寄存器复位条件

寄存器	地址	上电复位, 电源范围检测器复位	/MCLR 或 WDT 复位	睡眠唤醒
IAR	00h	N/A	N/A	N/A
RTCC	01h	xxxx xxxx	uuuu uuuu	uuuu uuuu
PC	0Ah, 02h	0000 0000 0000	0000 0000 0000	PC+1
STATUS	03h	0001 1xxx	000# #uuu	000# #uuu
MSR	04h	xxxx xxxx	uuuu uuuu	uuuu uuuu
PORT A	05h	--xx xxxx	--uu uuuu	--uu uuuu
PORT B	06h	xxxx xxxx	uuuu uuuu	uuuu uuuu
PORT C	07h	xxxx xxxx	uuuu uuuu	uuuu uuuu
PORT D	08h	xxxx xxxx	uuuu uuuu	uuuu uuuu
PORT E	09h	---- -xxx	---- -uuu	---- -uuu
PCHLAT	0Ah	---0 0000	---0 0000	---u uuuu
INTS	0Bh	0000 000x	0000 000u	uuuu uuuu
PIFB1	0Ch	---- 0000	---- 0000	---- uuuu
TMR1L	0Eh	xxxx xxxx	uuuu uuuu	uuuu uuuu
TMR1H	0Fh	xxxx xxxx	uuuu uuuu	uuuu uuuu
T1STA	10h	--00 0000	--uu uuuu	--uu uuuu
TMR2	11h	0000 0000	0000 0000	uuuu uuuu
T2STA	12h	---- -000	---- -uuu	---- -uuu
SCMBUF	13h	xxxx xxxx	uuuu uuuu	uuuu uuuu
SCMCTL	14h	0000 0000	0000 0000	uuuu uuuu
CCPL	15h	xxxx xxxx	uuuu uuuu	uuuu uuuu
CCPH	16h	xxxx xxxx	uuuu uuuu	uuuu uuuu
CCPCTL	17h	--00 0000	--00 0000	--uu uuuu
TMR	81h	1111 1111	1111 1111	uuuu uuuu
CPIOA	85h	--11 1111	--11 1111	--uu uuuu
CPIOB	86h	1111 1111	1111 1111	uuuu uuuu
CPIOC	87h	1111 1111	1111 1111	uuuu uuuu
CPIOD	88h	1111 1111	1111 1111	uuuu uuuu
CPIOE	89h	0000 -111	0000 -111	uuuu -uuu

寄存器	地址	上电复位, 电源范围检测器复位	/MCLR 或 WDT 复位	睡眠唤醒
PIEB1	8Ch	0--- 0000	0--- 0000	u--- uuuu
PSTA	8Eh	---- --0u	---- --uu	---- --uu
T2PER	92h	1111 1111	1111 1111	1111 1111
SCMSTA	94h	---- ---0	---- ---0	---- ---u

注：U = 不变, X = 不可知, - = 未用, 读为“0”, # = 依据下列条件

条件	Status: bit 4	Status: bit 3	PSTA: bit 1	PSTA: bit 0
/MCLR 复位 (非 SLEEP 期间)	u	u	u	u
/MCLR 复位在 SLEEP 期间	1	0	u	u
WDT 复位 (非 SLEEP 期间)	0	1	u	u
WDT 复位在 SLEEP 期间	0	0	u	u
上电复位	1	1	0	x
电源范围检测复位	1	1	u	0

注：U = 不变, X = 不可知, - = 未用, 读为“0”

8. 指令表：

指令码	助记符	功能	操作	状态标志
010000 00000000	NOP	空操作	None	
010000 00000001	CLRWT	清看门狗定时器	0 WT	TF, PF
010000 00000010	SLEEP	睡眠方式	0 WT, stop OSC	TF, PF
010000 00000011	TMODE	W到 T M O D E 寄存器	W TMODE	None
010000 00000100	RET	返回	Stack PC	None
010000 00000rrr	CPIO R	控制 I/O 口 寄存器	W CPIO r	None
010001 1rrrrrrr	STWR R	存储 W 到寄存器中	W R	None
011000 trrrrrrr	LDR R, t	送寄存器	R t	Z
111010 iiiiiiiii	LDWI I	送立即数到 W	I W	None
010111 trrrrrrr	SWAPR R, t	高低四位交换	[R(0~3) ↔ R(4~7)] t	None
011001 trrrrrrr	INCR R, t	寄存器加 1	R + 1 t	Z

指令码	助记符	功能	操作	状态标志
011010 t r r r r r r r	INCRSZ R, t	增 1, 为零跳转	$R + 1 \quad t$	None
011011 t r r r r r r r	ADDWR R, t	W 与寄存器相加	$W + R \quad t$	C, HC, Z
011100 t r r r r r r r	SUBWR R, t	寄存器减去 W	$R - W \quad t$ or $(R+/W+1 \quad t)$	C, HC, Z
011101 t r r r r r r r	DECR R, t	寄存器减 1	$R - 1 \quad t$	Z
011110 t r r r r r r r	DECRSZ R, t	减 1 为零跳转	$R - 1 \quad t$	None
010010 t r r r r r r r	ANDWR R, t	W 与寄存器相与	$R \quad W \quad t$	Z
110100 i i i i i i i i	ANDWI i	W 与立即数相与	$i \quad W \quad W$	Z
010011 t r r r r r r r	IORWR R, t	W 与寄存器相或	$R \quad W \quad t$	Z
110101 i i i i i i i i	IORWI i	W 与立即数相或	$i \quad W \quad W$	Z
010100 t r r r r r r r	XORWR R, t	W 与寄存器相异或	$R \quad W \quad t$	Z
110110 i i i i i i i i	XORWI i	W 与立即数相异或	$i \quad W \quad W$	Z
011111 t r r r r r r r	COMR R, t	取反	$/R \quad t$	Z
010110 t r r r r r r r	RRR R, t	带进位循环右移	$R(n) \quad R(n-1),$ $C \quad R(7), R(0) \quad C$	C
010101 t r r r r r r r	RLR R, t	带进位循环左移	$R(n) \quad r(n+1),$ $C \quad R(0), R(7) \quad C$	C
010000 1xxxxxxx	CLRW	工作寄存器清 0	$0 \quad W$	Z
010001 0rrrrrrr	CLRR R	寄存器清 0	$0 \quad R$	Z
0000bb brrrrrrr	BCR R, b	位清除	$0 \quad R(b)$	None
0010bb brrrrrrr	BSR R, b	置位	$1 \quad R(b)$	None
0001bb brrrrrrr	BTSC R, b	如果 $R(b) = 0$ 则跳转	Skip if $R(b) = 0$	None
0011bb brrrrrrr	BTSS R, b	如果 $R(b) = 1$ 则跳转	Skip if $R(b) = 1$	None
100nnn nnnnnnnn	LCALL n	长调用子程序	$n \quad PC, PC+1 \quad Stack$	None
101nnn nnnnnnnn	LJUMP n	长跳转	$n \quad PC$	None
110111 i i i i i i i i	ADDWI i	加立即数送至 W	$W+i \quad W$	C, HC, Z
110001 i i i i i i i i	RTWI i	返回, 将立即数放入 W 中	$Stack \quad PC, i \quad W$	None
111000 i i i i i i i i	SUBWI i	立即数减去 W	$i - W \quad W$	C, HC, Z
010000 00001001	RTFI	中断返回	$Stack \quad PC, 1 \quad GIS$	None

This specification are subject to be changed without notice. Any latest information please preview

注：

W：工作寄存器	b:位位置
WDT：看门狗定时器	t:目的寄存器
TMODE：定时器方式寄存器	0: 工作寄存器
CPIO：I/O口控制寄存器	1:通用寄存器
TF：超时位标志	R: 通用寄存器地址
PF：掉电标志	C:进位标志位
PC：程序计数器	HC:辅助进位
OSC：振荡器	Z:零标志位
Inclu.：或	/:取反
Exclu.：异	x:忽略
AND：与	i：立即数（8位）
	n：立即地址

9. 电气特性

*注：温度=25 °C

1. 工作电流：

(1) HF (C=10p) , WDT - disable, PRD - disable

	4M	10M	20M	Sleep
2.5V	330u	710u	1.3m	<1u
3.0V	480u	910u	1.7m	<1u
4.0V	720u	1.4m	2.8m	<1u
5.0V	1.4m	2.6m	4.3m	<1u
5.5V	1.8m	3.5m	5.7m	<1u

以上参数仅供参考..

(2) XT (C=10p) , WDT - disable, PRD - disable

	1M	4M	10M	Sleep
2.5V	100u	310u	600u	<1u
3.0V	220u	450u	860u	<1u
4.0V	310u	660u	1.3m	<1u
5.0V	560u	1.0m	1.9m	<1u
5.5V	780u	1.5m	2.9m	<1u

以上参数仅供参考..

(3) LF (C=10p) , WDT - disable, PRD - disable,

	32K	455K	1M	Sleep
2.5V	10u	@2.7V 50u	80u	<1u
3.0V	15u	60u	90u	<1u
4.0V	25u	80u	150u	<1u
5.0V	40u	140u	230u	<1u
5.5V	80u	250u	390u	<1u

以上参数仅供参考..

(4) RC, WDT - disable; PRD - disable; @Vdd = 5.0V

C	R	Freq.	Current
3p	4.7k	8.4M	1.7m
	10k	4.5M	1.1m
	47k	1.1M	430u
	100k	520K	330u
	300k	180K	165u
	470k	110K	155u
20p	4.7k	3.2M	1.3m
	10k	2.2M	640u
	47k	500K	230u
	100k	240K	180u
	300k	81.2K	150u
	470k	51.6K	145u

C	R	Freq.	Current
100p	4.7k	1.4M	500u
	10k	688K	370u
	47k	152K	165u
	100k	72.8K	150u
	300k	24.4K	140u
	470k	15.6K	138u
300p	4.7k	592K	350u
	10k	292K	190u
	47k	64K	147u
	100k	30.8K	141u
	300k	10.4K	137u
	470k	6.4K	136u

以上参数仅供参考.

2. 输入电压 (Vdd = 5V) :

	Port	Min	Max
Vil	TTL	Vss	0.8V
	史密特触发器	Vss	0.6V
Vih	TTL	3.0V	Vdd
	史密特触发器	3.8V	Vdd

以上参数仅供参考..

输入电压 (Vdd = 3V) :

	Port	Min	Max
Vil	TTL	Vss	0.4V
	史密特触发器	Vss	0.2V
Vih	TTL	2.0V	Vdd
	史密特触发器	2.6V	Vdd

以上参数仅供参考..

3. 输出电压 (Vdd = 5V) :

	PA,PB	状态
Voh	3.5V	Ioh = -20mA
Vol	0.9V	Iol = 20mA
Voh	4.2V	Ioh = -5mA
Vol	0.7V	Iol = 5mA

以上参数仅供参考.

4. 输出电流 (Max.) (Vdd = 5V) :

I/O Port		电流
	源电流	25mA
	沉入电流	40mA

以上参数仅供参考.

5. 基本 WDT 溢出周期:

	时间
2.5V	26
3.0V	23
4.0V	20
5.0V	18
5.5V	17

单位 = ms

以上参数仅供参考.

6. PRD :

(1) PRD 复位电压:

	电压
Vih	4.0±10%
Vil	3.6±10%

单位 = V

以上参数仅供参考.

(2) PRD 复位电流 :

	电流
5.0V	120
4.0V	100

单位 = uA

以上参数仅供参考.

7. 上拉电阻 :

Vdd	5V	3V
Pb3~0 上拉	40	80

单位 = K Ohm

以上参数仅供参考.

8. MCLR 滤波时间 :

Vdd=5V

时间	640
----	-----

单位 = ns

以上参数仅供参考.