2SB851/2SB1278

T-27-15

2SB851 2SB1278

エピタキシァルプレーナ形 PNP シリコントランジスタ中電力増幅用/Medium Power Amp.
Epitaxial Planar PNP Silicon Transistors

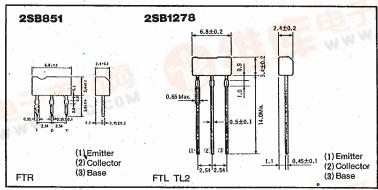
● 特長

- 1) 小型FTRパッケージにてPc=750mW である。
- 2) V_{CEO}=-80Vと高耐圧である。

Features

- Compact FTR package delivering high power: P_C=750mW
- 2) High breakdown voltage: V_{CEO}=-80V

● 外形寸法図/Dimensions (Unit:mm)



注:FTLの外形仕様については、TL3/4タイプも用意しています(p.38参照)。

● 絶対最大定格/Absolute Maximum Ratings (Ta=25℃)

Parameter	Symbol	Limits	V V	
コレクタ・ベース間電圧	V _{CBO}	80		
コレクタ・エミッタ間電圧	VCEO	-80		
エミッタ・ベース間電圧	VEBO	-5		
コレクタ電流	lo	-700	mA	
コレクタ損失	Po	750	mW	
接合部温度	тј	тј 150		
保存温度範囲	Tstg	-55~150	°	

● 電気的特性/Electrical Characteristics (Ta=25℃)

Parameter	Symbol	Min.	Тур.	Max.	Unit	Conditions	
コレクタ・エミッタ降伏電圧	BV _{CEO}	-80			٧	I _C =-2mA	
コレクタ・ベース降伏電圧	BV _{CBO}	-80	_	-	٧	Ic <mark>=-50μΑ</mark>	
エミッタ・ベース降伏電圧	BVEBO	5	-		٧	I _E =-50μA	
コレクタしゃ断電流	Ісво		0	-0.5	μА	V _{CB} =-50V	
エミッタしゃ断電流	IEBO	444	-	-0.5	μА	VEB =-4V	
コレクタ・エミッタ飽和電圧	VCE (sat)		-0.2	-0.4	٧	Ic/IB=-500mA/-50mA	
直流電流増幅率	h FE	82	_	390	-	Vce /1c=-3V/-100mA	
利得帯域幅積 (トランジション周波数)	f _T		100	-	MHz	Vce =-10V, I _E =50mA	
出力容量	Cob		14	20	pF	V _{CB} =-10V, I _E =0, f=1MHz	

hFEの値により下表のように分類します。

Item	Р	Q	R
hee	82~180	120~270	180~390

標準品・準標準品一覧表

(◎:標準品 ○:準標準品)

		包裝名	バルク	ユテナ	テート	ニング
		記号		C1	TL2	TL3
Туре	hFE	基本発注単位(個)	1 000	4 000	2 500	2 500
2SB851	PQR		0	0	_	
2SB1278	PQR	•	-	_	0	.0

196

ROHM



258タイプ

● 電気的特性曲線/Electrical Characteristic Curves

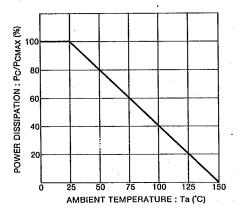


Fig.1 電力軽減曲線

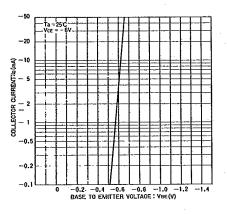


Fig.3 エミッタ接地伝達静特性

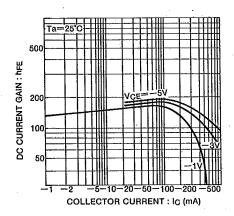


Fig.5 直流電流増幅率-コレクタ電流特性

T-27-15

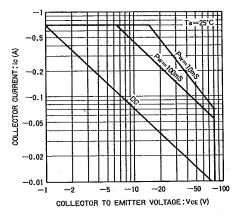


Fig.2 安全動作領域

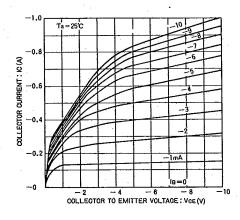


Fig.4 エミッタ接地出力静特性

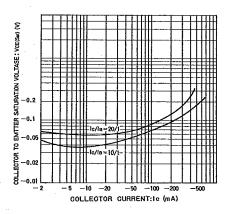


Fig.6 コレクタ・エミッタ飽和電圧--コレクタ電流特性

2SB851/2SB1278

T-27-15

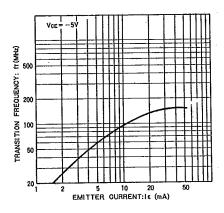


Fig.7 利得帯域幅積-エミッタ電流特性

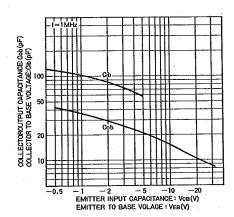


Fig.8 コレクタ出力容量―コレクタ・ベース電圧特性 エミッタ入力容量―エミッタ・ベース電圧特性