

**SANYO**

**三洋半導体ニュース**

No. N7476

22004

新

# FTD2011A — NチャネルMOS形シリコン電界効果トランジスタ ロードS/W用

- 特長**
- ・低オン抵抗。
  - ・2.5V 駆動。
  - ・実装高 1.1mm。
  - ・複合タイプであり高密度実装可能。

**絶対最大定格 Absolute Maximum Ratings / Ta=25**

				unit
ドレイン・ソース電圧	V <sub>DSS</sub>		20	V
ゲート・ソース電圧	V <sub>GSS</sub>		± 12	V
ドレイン電流 (DC)	I <sub>D</sub>		4	A
ドレイン電流 (パルス)	I <sub>DP</sub>	PW 10μs, duty cycle 1%	20	A
許容損失	P <sub>D</sub>	セラミック基板(1300mm <sup>2</sup> × 0.8mm)装着時	1unit	0.8 W
全損失	P <sub>T</sub>	セラミック基板(1300mm <sup>2</sup> × 0.8mm)装着時		1.3 W
チャネル温度	T <sub>ch</sub>			150
保存周囲温度	T <sub>stg</sub>			- 55 ~ + 150

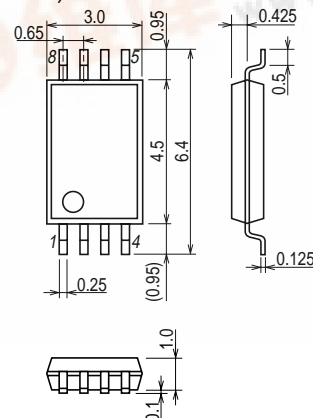
**電気的特性 Electrical Characteristics / Ta=25**

			min	typ	max	unit
ドレイン・ソース降伏電圧	V(BR) <sub>DSS</sub>	I <sub>D</sub> =1mA, V <sub>GS</sub> =0	20			V
ドレイン・ソースしゃ断電流	I <sub>DSS</sub>	V <sub>DS</sub> =20V, V <sub>GS</sub> =0			1	μA
ゲート・ソースもれ電流	I <sub>GSS</sub>	V <sub>GS</sub> = ± 8V, V <sub>DS</sub> =0			± 10	μA
ゲート・ソースしゃ断電圧	V <sub>GS(off)</sub>	V <sub>DS</sub> =10V, I <sub>D</sub> =1mA	0.5		1.3	V
順伝達アドミタンス	y <sub>fs</sub>	V <sub>DS</sub> =10V, I <sub>D</sub> =4A	5	7		S
ドレイン・ソース間オン抵抗	R <sub>DS(on)1</sub>	I <sub>D</sub> =4A, V <sub>GS</sub> =4V		22	39	mΩ
	R <sub>DS(on)2</sub>	I <sub>D</sub> =2A, V <sub>GS</sub> =2.5V		30	56	mΩ
入力容量	C <sub>iss</sub>	V <sub>DS</sub> =10V, f=1MHz		740		pF
出力容量	C <sub>oss</sub>	V <sub>DS</sub> =10V, f=1MHz		150		pF
帰還容量	C <sub>rss</sub>	V <sub>DS</sub> =10V, f=1MHz		38		pF

次ページへ続く。

単体品名表示 : D2011A

外形図 2155A  
(unit : mm)



- 1 : Drain1
- 2 : Source1
- 3 : Source1
- 4 : Gate1
- 5 : Gate2
- 6 : Source2
- 7 : Source2
- 8 : Drain2

SANYO : TSSOP8

■本書記載の製品は、極めて高度の信頼性を要する用途(生命維持装置、航空機のコントロールシステム等、多大な人的・物的損害を及ぼす恐れのある用途)に対応する仕様にはなっておりません。そのような場合には、あらかじめ三洋電機販売窓口までご相談下さい。

■本書記載の規格値(最大定格、動作条件範囲等)を瞬時たりとも越えて使用し、その結果発生した機器の欠陥について、弊社は責任を負いません。

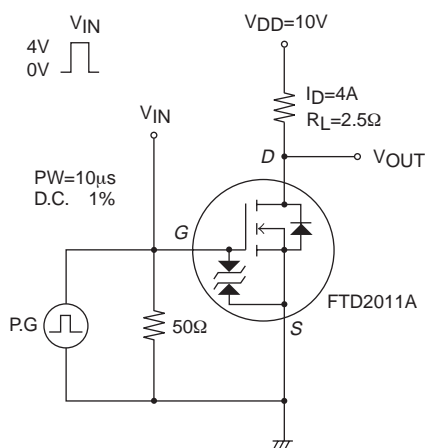


# FTD2011A

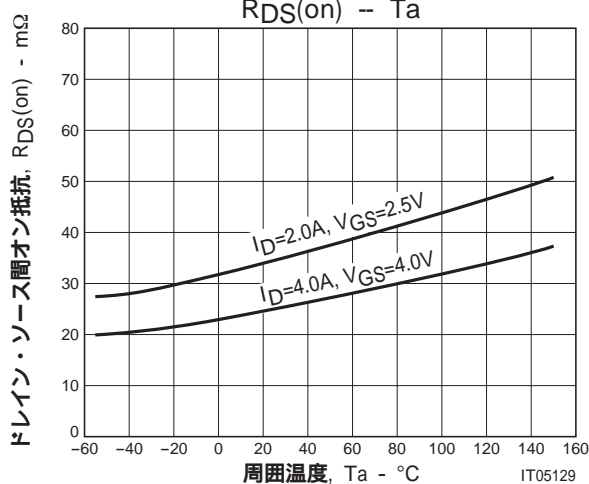
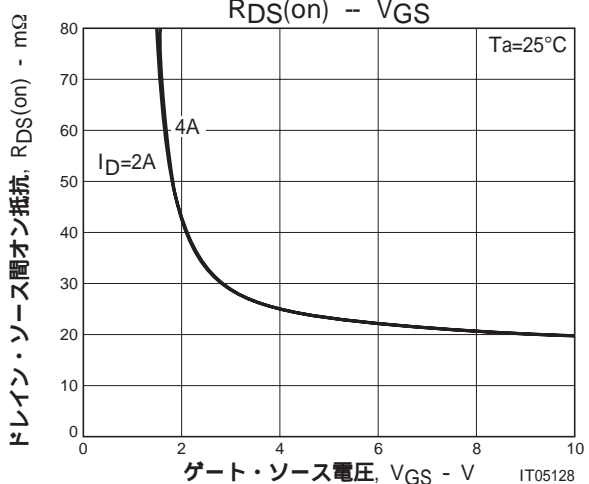
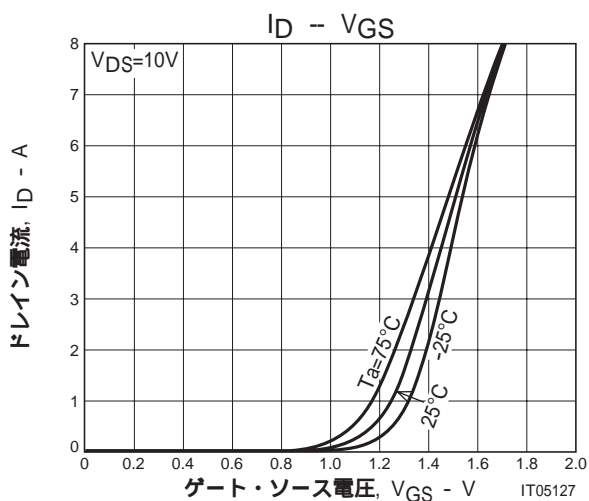
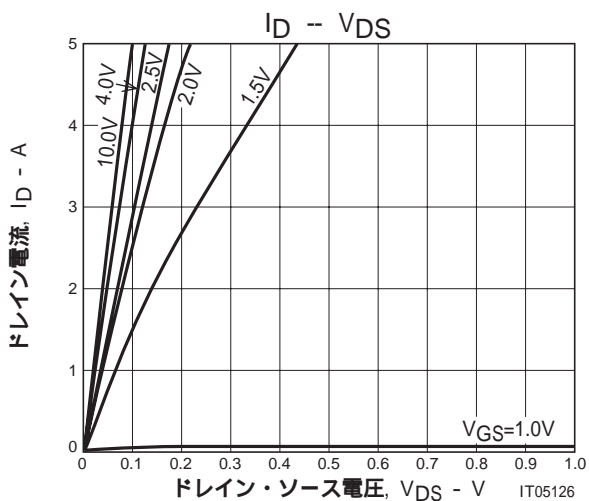
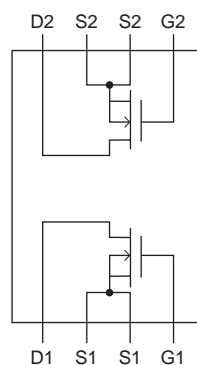
前ページより続く。

			min	typ	max	unit
ターンオン遅延時間	$t_d(\text{on})$	指定回路において		15		ns
立ち上がり時間	$t_r$	"		120		ns
ターンオフ遅延時間	$t_d(\text{off})$	"		88		ns
下降時間	$t_f$	"		120		ns
総ゲート電荷量	$Q_g$	$V_{DS}=10V, V_{GS}=4V, I_D=4A$		10		nC
ゲート・ソース電荷量	$Q_{gs}$			2		nC
ゲート・ドレイン電荷量	$Q_{gd}$			3.5		nC
ダイオード順電圧	$V_{SD}$	$I_S=4A, V_{GS}=0$	0.82	1.2		V

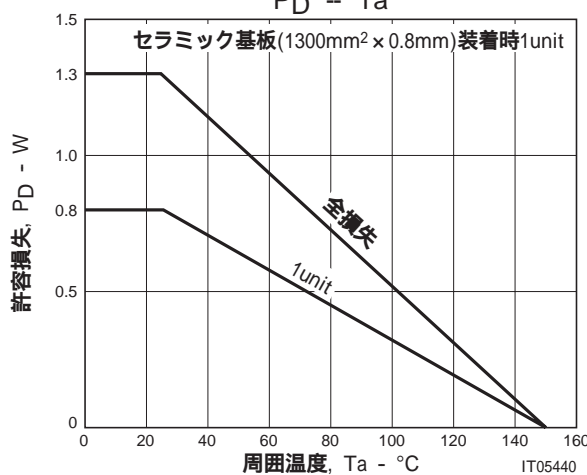
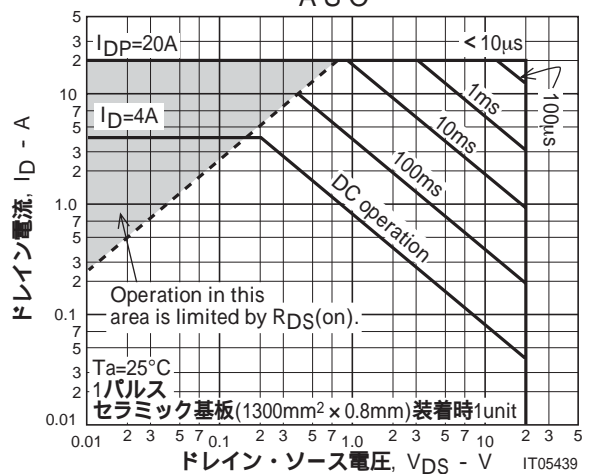
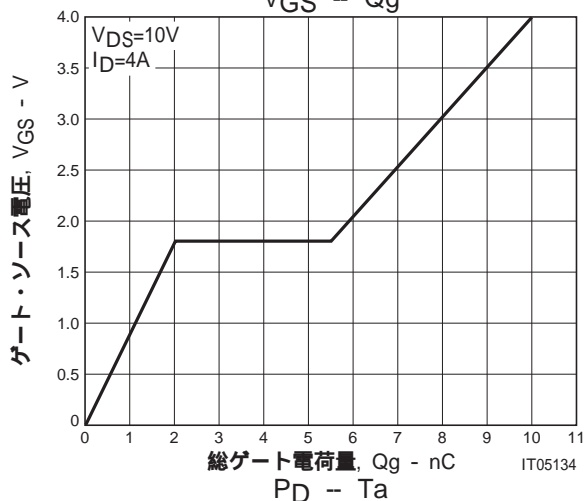
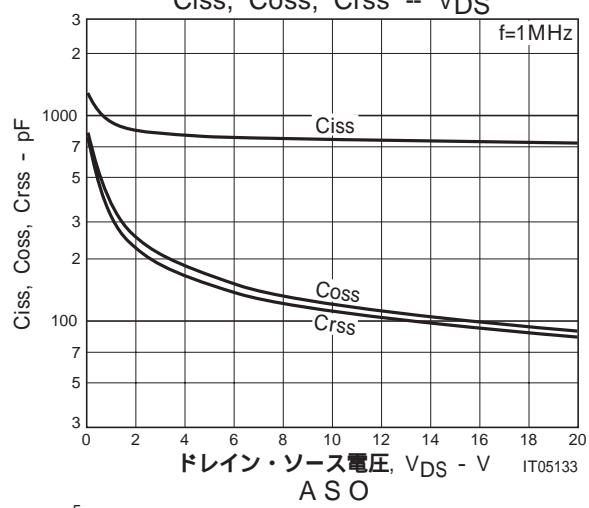
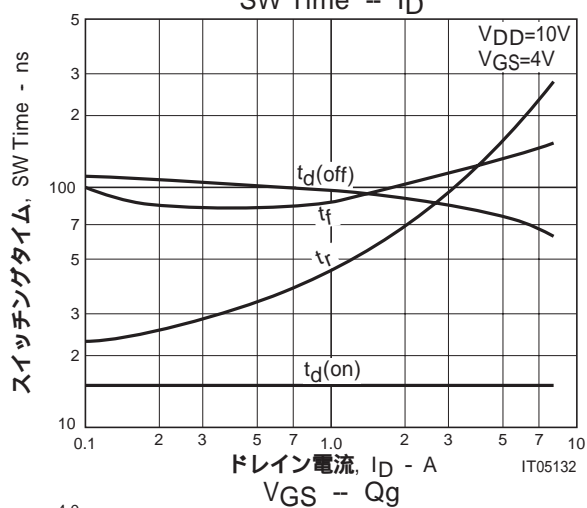
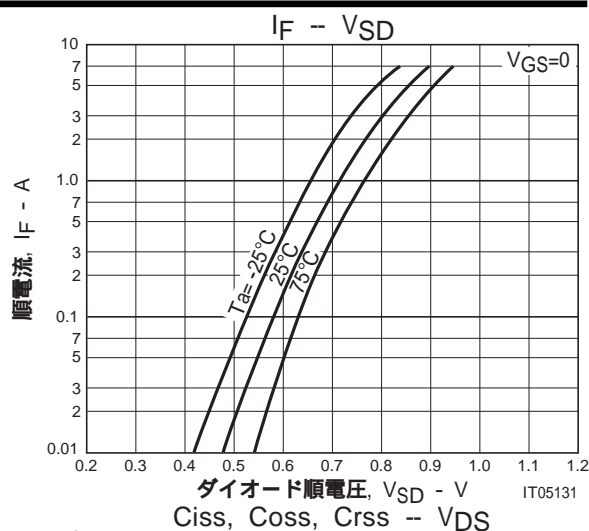
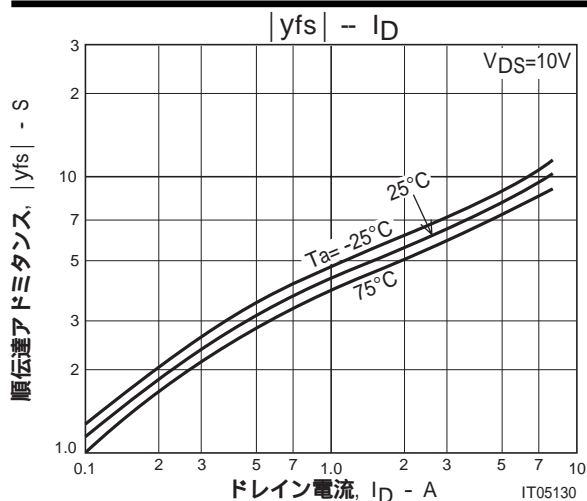
スイッチングタイム測定回路図



電気的接続図



# FTD2011A



- 本書記載の製品は、定められた条件下において、記載部品単体の性能・特性・機能などを規定するものであり、お客様の製品（機器）での性能・特性・機能などを保証するものではありません。部品単体の評価では予測できない症状・事態を確認するためにも、お客様の製品で必要とされる評価・試験を必ず行って下さい。
- 弊社は、高品質・高信頼性の製品を供給することに努めております。しかし、半導体製品はある確率で故障が生じてしまいます。この故障が原因となり、人命にかかわる事故、発煙・発火事故、他の物品に損害を与えてしまう事故などを引き起こす可能性があります。機器設計時には、このような事故を起こさないような、保護回路・誤動作防止回路等の安全設計、冗長設計・機構設計等の安全対策を行って下さい。
- 本書記載の製品が、外国為替及び外国貿易法に定める規制貨物（役務を含む）に該当する場合、輸出する際に同法に基づく輸出許可が必要です。
- 弊社の承諾なしに、本書の一部または全部を、転載または複製することを禁止します。
- 本書に記載された内容は、製品改善および技術改良等により将来予告なしに変更することがあります。したがって、ご使用の際には、「納入仕様書」でご確認下さい。
- この資料の情報（掲載回路および回路定数を含む）は一例を示すもので、量産セットとしての設計を保証するものではありません。また、この資料は正確かつ信頼すべきものであると確信しておりますが、その使用にあたって第三者の工業所有権その他の権利の実施に対する保証を行うものではありません。