



No.C 308B

D068

LA3133

モノリシックリニア集積回路
2チャンネル ローノイズ イコライザアンプ用

半導体ニュース No.308A とさしかえてください。

- 特長**
- 低雑音である。
 - 裸利得が高いので低ひずみ率である。
 - 初段での利得を多くとっているので S/N がよい。
 - 減電圧特性および温度特性が優れている。
 - 2チャンネル分を内蔵している。
 - 2チャンネルの特性がそろっている。

最大定格 / Ta = 25°C

項目	記号	値	単位
最大電源電圧	Vcc max	36	V
熱消費電力	Pd max	350	mW
動作周囲温度	Topg	-20 ~ +80	°C
保存周囲温度	Tstg	-40 ~ +125	°C

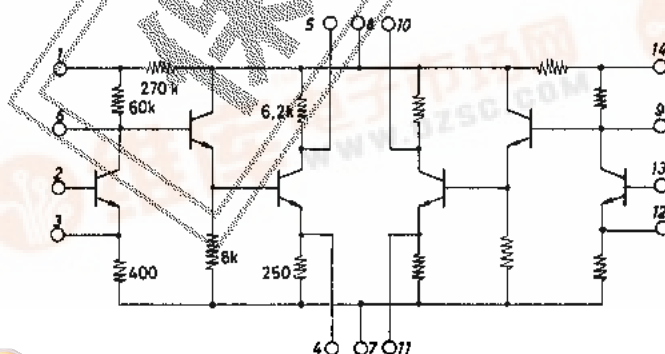
推奨動作条件 / Ta = 25°C

項目	記号	値	単位
推奨電源電圧	Vcc	30	V
負荷抵抗	RL	47	kΩ

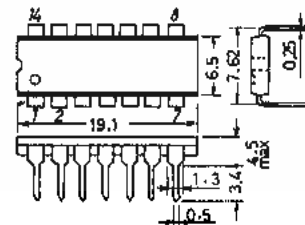
動作特性 / Ta = 25°C, Vcc = 30V, RL = 47kΩ, f = 1kHz, 指定測定回路において。

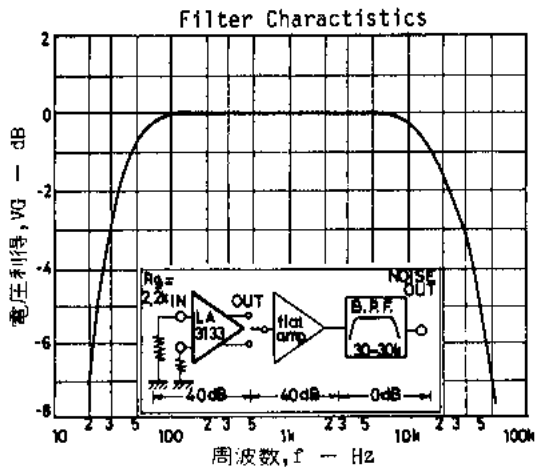
項目	記号	条件	min	typ	max	単位
消費電流	Icc	両チャンネル		7	10	mA
電圧利得	VG	1チャンネル	38	40	42	dB
		2チャンネル	85	89		dB
出力電圧	Vo	THD = 0.1%	6	8		V
全帯調ひずみ率	THD	Vo = 2V		0.05	0.1	%
入力抵抗	ri			200k		Ω
入力換算雑音電圧	VNI	Rg = 2.2kΩ, RIAA		1	2	μV
クロストーク		Rg = 2.2kΩ	50	60		dB
チャンネル間利得差					0.5	dB

等価回路



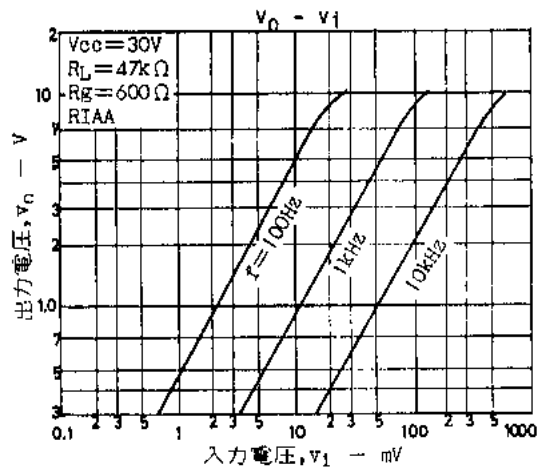
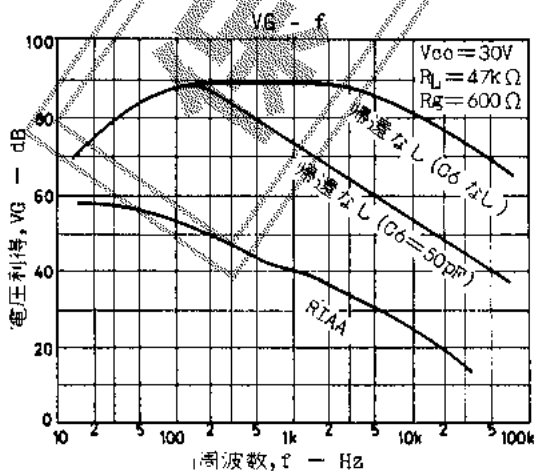
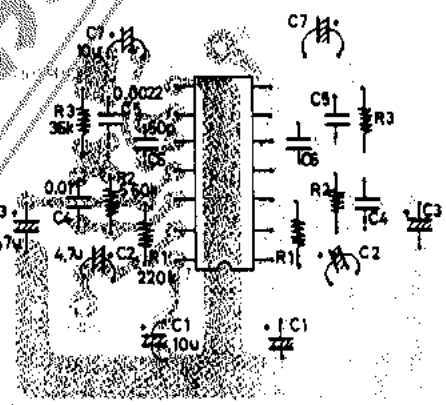
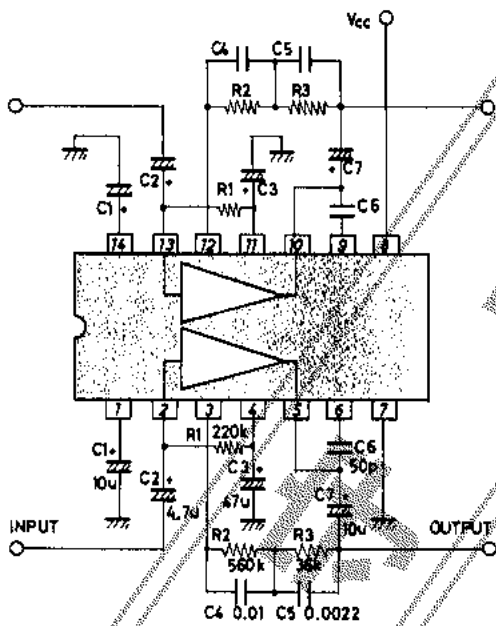
外形図 (単位: mm)

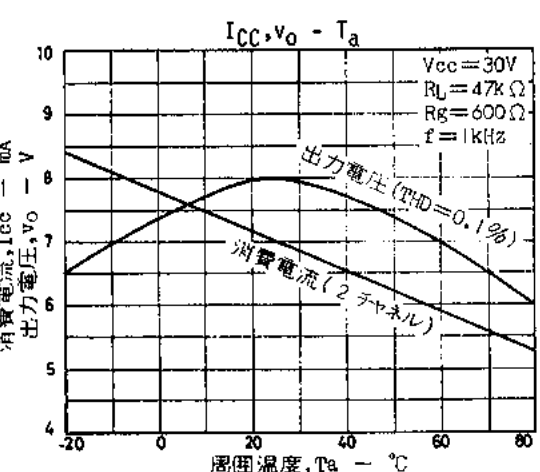
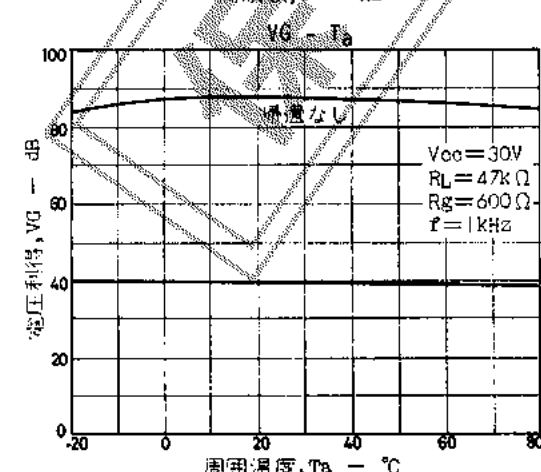
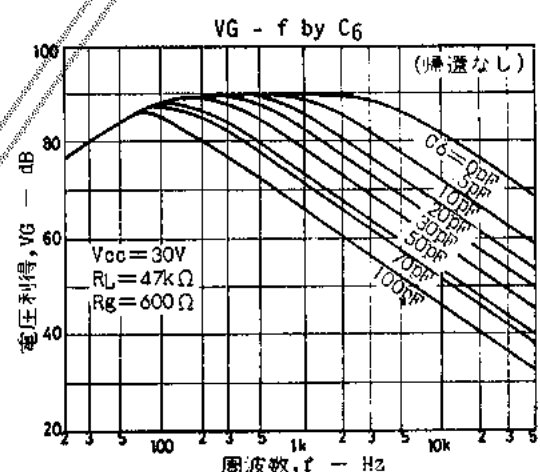
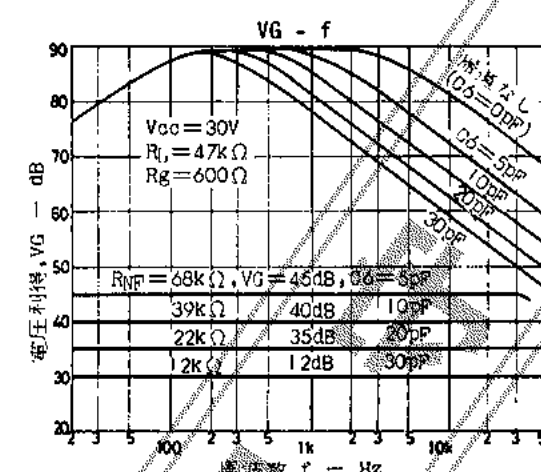
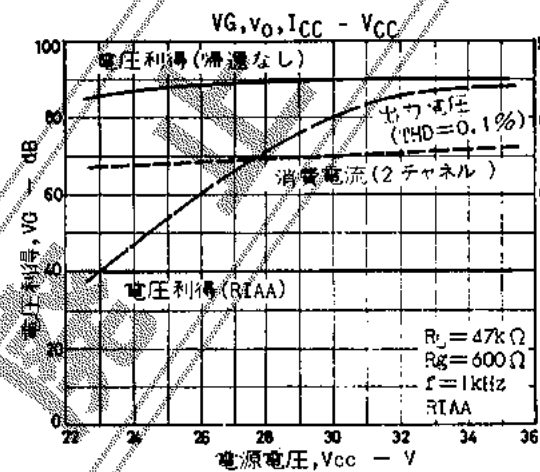
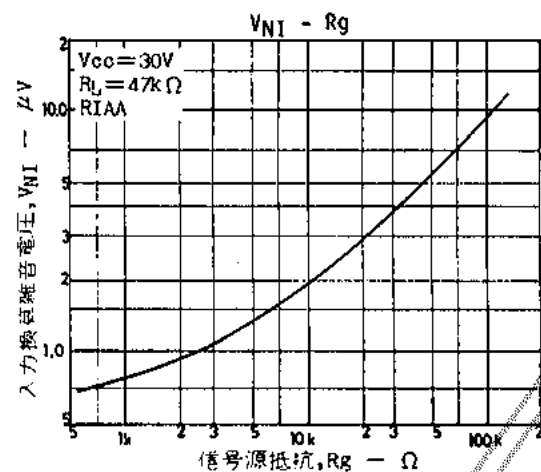
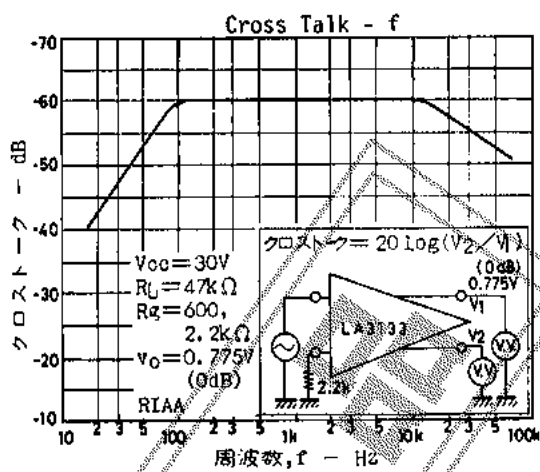
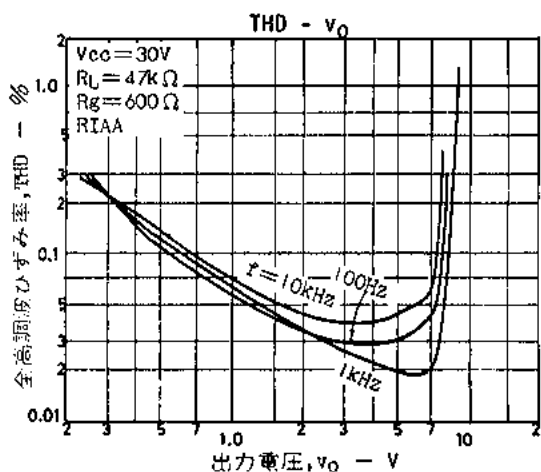




■ 応用回路例：ステレオ用2チャンネルイコライザアンプ

回路図





注1. 位相補正用コンデンサ C6 の値について

C6 の値は、閉ループでの高域のひずみ率および回路の安定性から選ぶのであるが、VG=40dB/f=1kHz で使用するとすれば、NAB では C6=10pF、RIAA では C6=50pF が適当である。

注2. イコライザアンプ (RIAA) のクロストーク

イコライザアンプとして使用した場合クロストークは、消費電流が少ないのでほとんどがノイズ成分に依存し、またアースポイント等の設定により大きく影響されやすいが、この資料に提示されたプリントパターン例ではクロストークに対して最適に設計されている。

注3. 電源電圧変動特性

LA3133 としては Vcc=23~36 V まで十分動作可能であるが、LA3133 の絶対最大定格は Vcc=36V なので電源変動を考慮して Vcc=34V 以下で使用するのが望ましい。

この IC は推奨電源電圧が Vcc=30V でありこの Vcc で最高の特性を得ることができるよう設計されているので Vcc=30V での使用を推奨する。

注4. フラットアンプとして使用する場合

LA3133 は裸利得が非常に高いので、位相補正用コンデンサの容量をつぎのように決めてやればフラットアンプとして 30dB まで充分使用可能である。

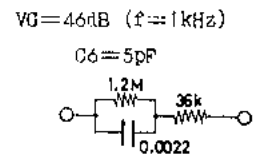
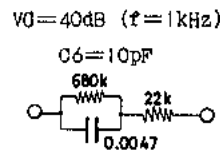
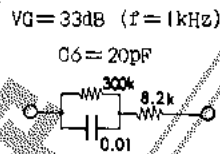
VG=30dB/f=1kHz	:	R _{NIP} =12kΩ, C6=30pF
VG=35dB/f=1kHz	:	R _{NIP} =22kΩ, C6=20pF
VG=40dB/f=1kHz	:	R _{NIP} =39kΩ, C6=10pF
VG=45dB/f=1kHz	:	R _{NIP} =68kΩ, C6=5pF

帰還素子の例

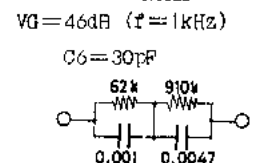
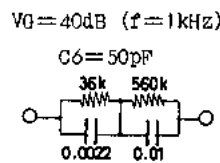
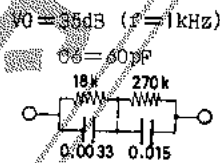
① フラット、② NAB-9.5cm/s、③ RIAA の帰還素子の例をつぎに示す。ただし抵抗の誤差は±5%のものを用いる。

① フラット素子：上述。R_{NIP} は近似的に次式で求まる。R_{NIP}=R_{G1}・A (f=1kHz時のVG:倍) = 400 Ω

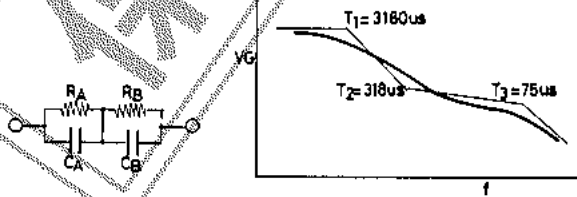
② NAB-9.5cm/s 素子



③ RIAA 素子



③ RIAA 素子の定数算出法



各構成素子と時定数間との関係はつぎのようになっているのでどれか1素子の定数が定まれば自動的にすべての定数が決定する。

$$T_1 = C_A \cdot R_A = 3180 \mu s$$

$$T_2 = C_A \cdot R_B = 318 \mu s$$

$$T_3 = C_B \cdot R_B = 75 \mu s$$

一般的な負帰帰増幅回路を考えると $A = A_0 / (1 + A_0\beta)$ となるから帰還素子インピーダンスを Z とすると、 $A_0 \gg A$, $A \gg 1$ という条件では $Z = A \cdot R_B$ となる。ただし $\beta = R_{G1} / (R_{G1} + Z)$, A_0 : 裸利得, A: 帰還利得。RIAA では f=1kHz の Z はほぼ R_B となるので R_B=Z=A・R_{G1} となる。

したがって、

$$R_B = A \cdot R_{E1} = 100 \times 400 = 40k \Omega$$

$$C_A = 318 \mu s / R_B = 318 \mu / 40k = 0.00795 \mu F$$

$$C_B = 75 \mu s / R_B = 75 \mu / 40k = 0.00187 \mu F$$

$$R_A = 4000 \mu s / C_A = 4000 \mu / 0.00795 \mu = 503 k \Omega$$

結局 これらから右図のように決定した。

なお算出上 $T_1 = 4000 \mu s$ としたのは低域で帰還が浅くなりブースト量が減ることを防止するためである。

