

三洋半導体ニュース

No.1182E

3270

単品カタログ No.1182D とさしかえてください。

LA4520 — モノリシックリニア集積回路 — 4.5,6Vヘッドフォンステレオ用2ch プリ+パワーアンプ

用途 ・再生専用ヘッドフォンカセットプレーヤ。

特長 ・1パッケージにプリアンプ、パワーアンプを備えたデュアル IC である。

・電源 on, off 時のショック音が小さい。

・出力飽和時の音質がソフトである。

・外付け部品が少ない。

・プリアンプ、パワーアンプともリップルリジェクションがよい。

・動作電源電圧範囲が広い： $V_{CC}=2.7V$ min.

・ $V_{CC}=4.5V, 6.0V$ 用再生専用セットに最適である。

・パワーアンプの電圧利得は $V_G=45dB$ に固定されているが 外付け抵抗を接続することにより V_G を下げることができる。

最大定格/ $T_a=25^\circ C$

最大電源電圧

$V_{CC\ max}$ 10.0 V unit

許容消費電力

$P_d\ max$ $T_a=45^\circ C$ 520 mW

動作周囲温度

T_{opg} $-20 \sim +60$ $^\circ C$

保存周囲温度

T_{stg} $-40 \sim +125$ $^\circ C$

動作条件/ $T_a=25^\circ C$

推奨動作電圧

V_{CC} 4.5 または 6.0 V unit

推奨負荷抵抗

R_L 16~32 Ω

動作特性/ $T_a=25^\circ C, V_{CC}=6.0V$

無信号電流

I_{CC0} $R_g=0$ min typ max unit
10 25 mA

[プリアンプ部] / $f=1kHz, V_G=35dB, R_L=10k\Omega, R_g=600\Omega$

電圧利得

V_{G0} $v_o = -10dB$ 68 75 dB

V_G

35 dB

最大出力電圧

v_o $THD=1\%$ 0.7 1.0 V

全高調波ひずみ率

THD $v_o=0.5V$ 0.1 0.3 %

入力換算雑音電圧

V_{NI} $R_g=2.2k\Omega, BPF: 20Hz \sim 20kHz$ 1.1 2.0 μV

入力抵抗

r_i 200 500k Ω

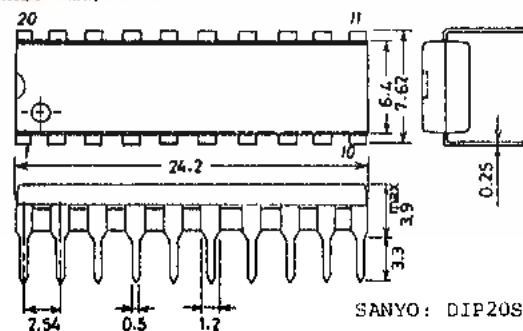
リップル除去率

R_r $R_g=2.2k\Omega, f_R=100Hz, V_R=150mV$ -40 -55 dB

クロストーク

CT $R_g=2.2k\Omega, v_o=0.5V$ -40 -55 dB

外形図 3021B-D2 OSIC
(unit: mm)



SANYO: DIP20S



※このサイトの仕様は、改良などのため変更することがあります。

pdf.dzsc.com 群島景大崇助坂田100

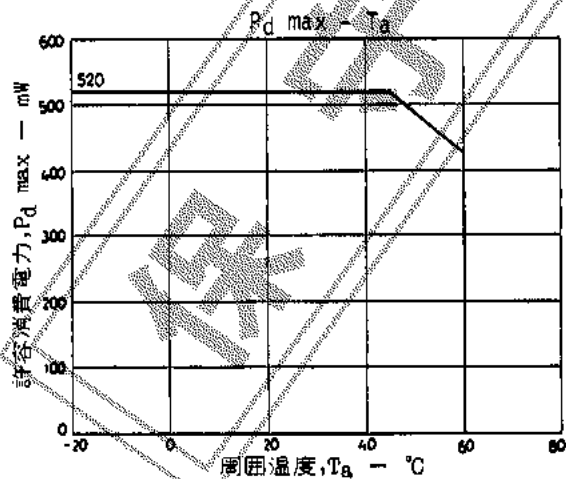
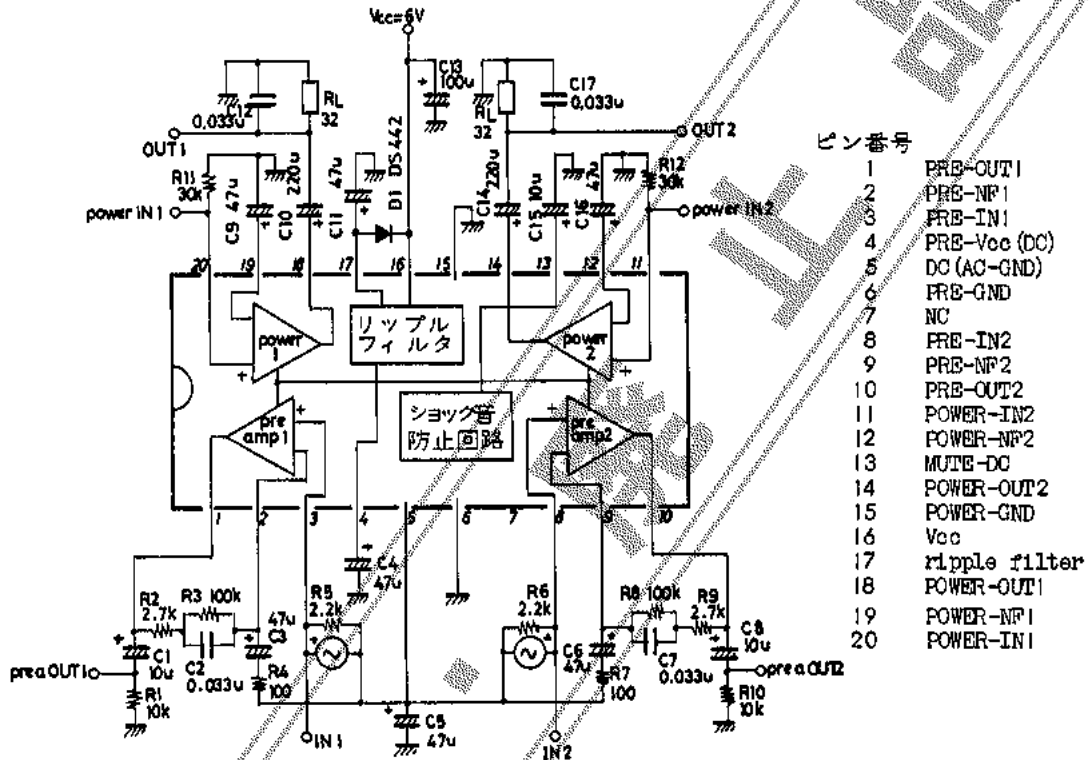
三洋電機株式会社 半導体事業本部

LA4520

[パワーアンプ部] / $f = 1\text{kHz}$, $V_G = 4.5\text{dB}$, $R_L = 32\ \Omega$, $R_g = 600\ \Omega$

			min	typ	max	unit
電圧利得	V_G		43	45	47	dB
出力電圧	V_O	THD = 1%	0.7	1.0		V
全高調波ひずみ率	THD	$V_O = 0.5\text{V}$		0.2	0.6	%
出力雑音電圧	V_{NO}	$R_g = 1\text{k}\Omega$, BPF: 20Hz~20kHz		0.2	1.0	mV
入力抵抗	r_i		20k	30k	40k	Ω
リップル除去率	R_r	$R_g = 0$, $f_R = 100\text{Hz}$, $V_R = 150\text{mV}$	-40	-50		dB
クロストーク	CT	$R_g \neq 0$, $V_O = 0\text{dB}$	-45	-60		dB

每個回路ブロック図 および 周辺回路



LA4520

- ・C5 : プリアンプのデカップリングコンデンサである。この C5 を通して 入力信号のマイナス側が接地され AC GND にして使用する。したがって 容量値が小となるとインピーダンスが大となり ハムの混入等があるので 47 μF を推奨する。
- ・C9(C16) : パワーアンプの NF コンデンサで 47 μF を推奨する。
- ・C10(C14) : パワーアンプの出力コンデンサで この値により 低域しゃ断周波数が決定される。100 μF ~ 220 μF を推奨する。
- ・C11 : リップルフィルタ用コンデンサであるが 容量値により アンプの動作開始時間が変化する。C11 の容量値を小さくした場合 動作開始時間が速くなる。また C11 を大きくした場合 動作開始時間が遅くなる。47 μF を推奨する。
- ・C12(C17) : パワーアンプの発振止用のコンデンサで マイラフィルムコンデンサの 0.033 μF を推奨する。
 その他
 - ・半導体セラミック : 0.033 μF
 - ・セラミック : 0.033 μF 以上
 - ・アルシコン : 0.1 μF 以上 (ただし $\tan \delta$ 周波数特性が悪いと 発振する場合がある)
- ・C15 : パワーアンプの動作開始時間設定用のコンデンサで この容量値を変えることにより 動作開始時間を任意に設定することができる。ただし プリアンプの立ち上がり時間との関係で C15 の値を小さくすると パワーアンプの動作開始時間が速くなり $t_g = 0.3 \text{ sec}$ 前後で ポップ音が発生する場合がある。したがって t_g は 0.5 sec 以上がよい。

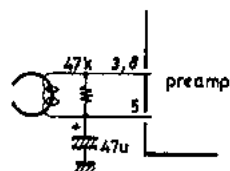
V_{CC}	4.7 μF	10 μF	22 μF
6.0 V	$t_g = 0.4 \text{ sec}$	0.5	0.75
4.5 V	0.5	0.6	0.7

したがって 10 μF を推奨する。

- ・C8 : 電源コンデンサ 100 μF を推奨する。
- ・R1(R10) : プリアンプの負荷抵抗。
- ・R2, R3, R8, R9, C2, C7 : プリアンプの NAB 定数。
- ・R4(R7) : プリアンプの NF 抵抗。この抵抗を変えることにより VG を変えることができる。
- ・R5(R6) : プリアンプの入力バイアス抵抗。この抵抗が必要であるのは テープヘッドを接続しないで実験検討する場合で テープヘッド接続時には不要となる。
- ・R11(R12) : パワーアンプの入力抵抗。
- ・D1 : 電源 on, off 時のハム音防止 および 過大リップル入力時のリップルフィルタトランジスタ飽和防止用で DS442 を推奨する。

応用例

- ・プリアンプの S/N 比改善 (R5, R6)
 プリアンプの入力インピーダンスが高いため ヘッド接続時の S/N 比を改善する場合は ③(8) - ⑤ピン間に 47 k Ω 前後を接続すると 2~3 dB 改善される。

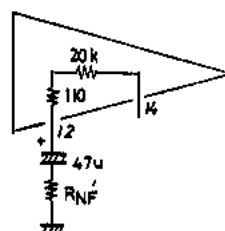


- ・パワーアンプの VG を変える
 パワーアンプの VG は 内部定数で VG=45 dB 一定となっているが VG を下げる場合 外付け抵抗により 可変できる。この場合の VG の求め方は

$$VG = 20 \log \frac{20 \text{ k}\Omega}{110 \Omega + R_{NF}}$$

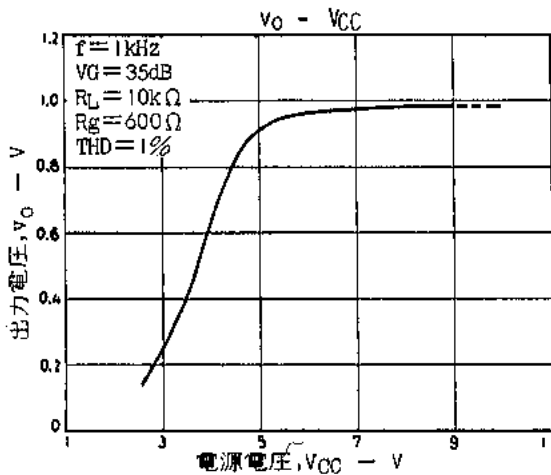
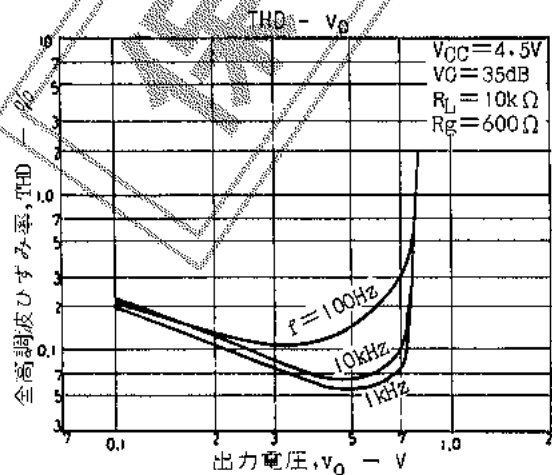
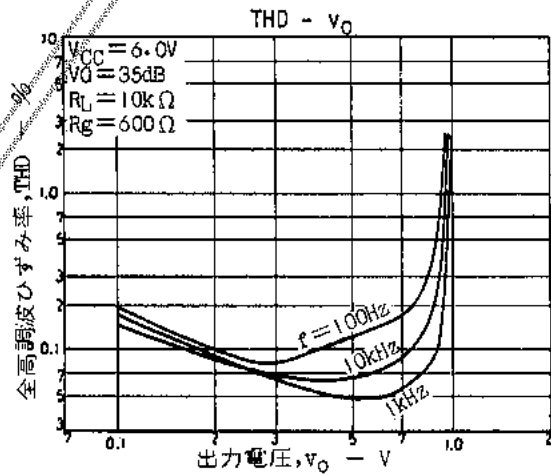
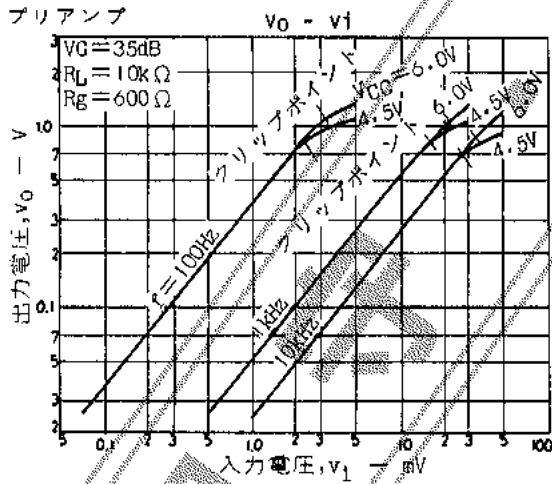
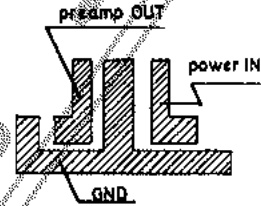
で求められる。

ただし VG = 28 dB 以下では使用しないこと。



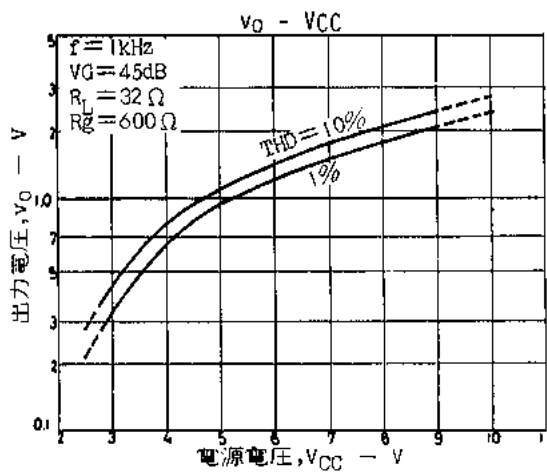
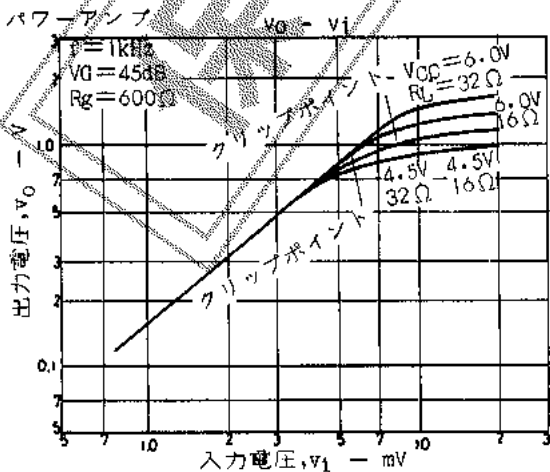
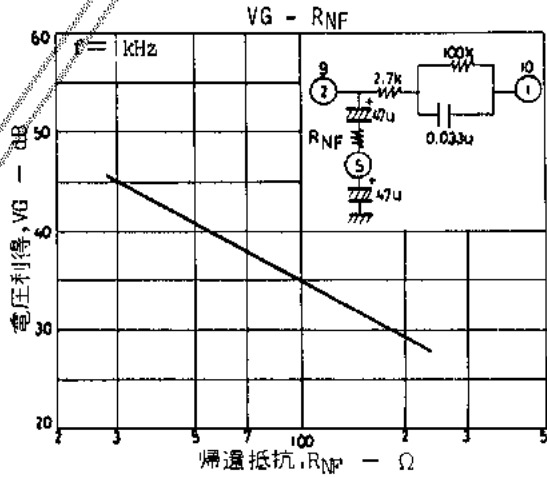
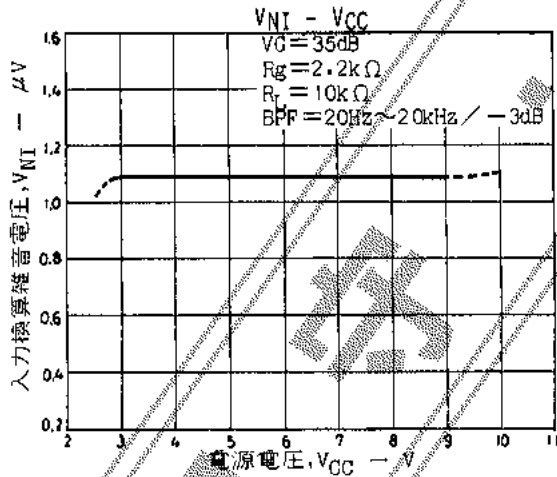
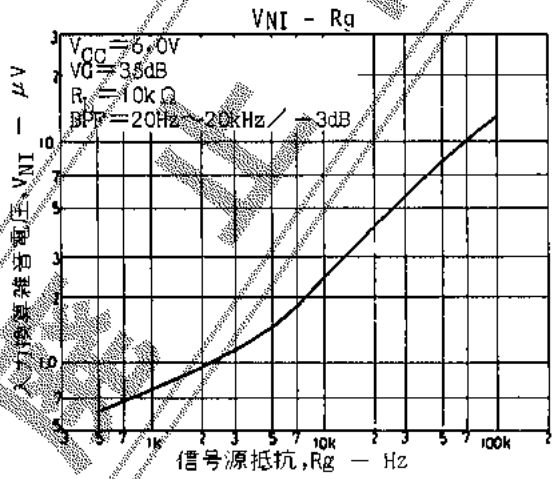
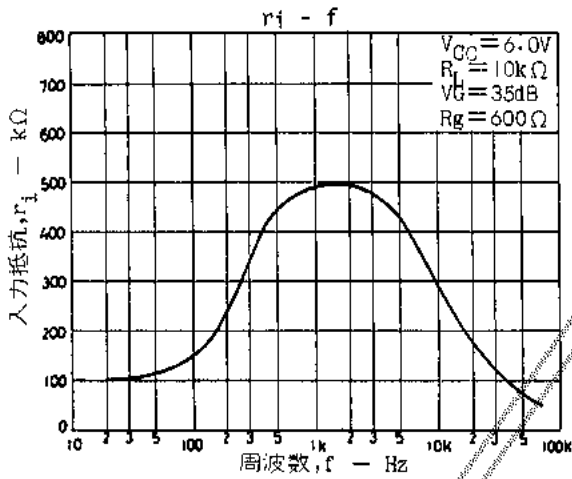
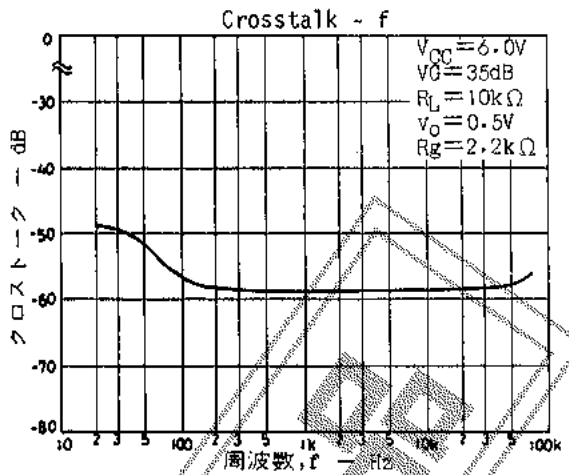
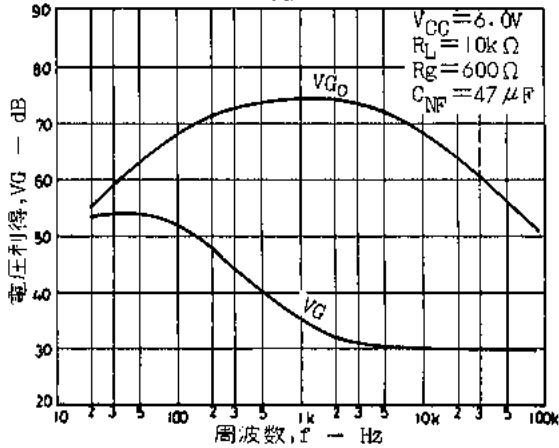
IC 使用上の注意

- ・プリアンプの入力信号 GND は 交流 GND となっているため 5 ピン が 入力信号の GND となる。
(通常通り接地すると ⑤ ピン が 直流接地となるため バイアス電圧がなくなり プリアンプは off になる)
- ・プリアンプの ③ - ⑤ ピン, ⑤ - ⑧ ピン 間の 2.2 kΩ は バイアス抵抗で ヘッドを接続した場合のみ不要となり その他の実験検討では必ず接続すること。
- ・パワーアンプの入力 ⑪, ⑫ ピン と GND 間の 30 kΩ は 入力バイアス抵抗で必ず接続すること。
- ・ヘッドフォンの負荷は 16 Ω × 2 チャンネルまでで 8 Ω ドライブは できない。
- ・プリ, パワーアンプの使用電圧利得 (VG) は 28 dB までで これ以下で使用すると 発振する場合があります。
- ・最大定格
最大定格を絶対越えない範囲で使用する。
- ・ピン間短絡
ピン間を短絡したままで電源を投入した場合 破壊 および 劣化の原因となるので IC を基板にとりつける際には ピン間が半田等で短絡していないかどうかの確認をしてから電源投入する。
- ・ソケットへの挿入
IC をソケットへ挿入する際 ピンがずれた状態のまま電源投入すると 破壊 および 劣化の原因となるので 確認をしてから電源を投入する。
- ・プリント基板
プリント基板を作成する場合 VCC および GND ラインは できるだけ太く書くこと。 また プリ出力とパワー入力との間を低インピーダンスとすることにより プリアンプからパワーアンプへの影響の緩和のため GND 配線を右図のようにする。



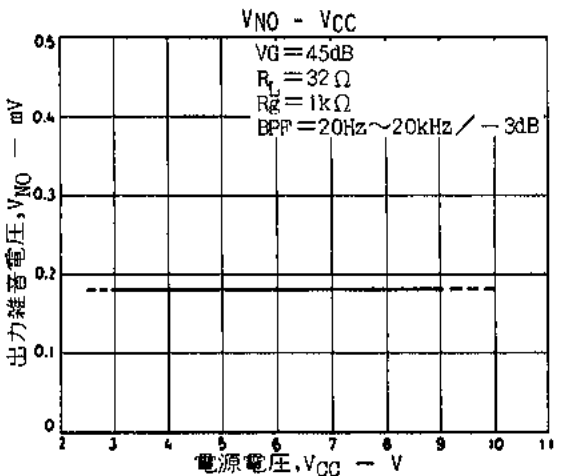
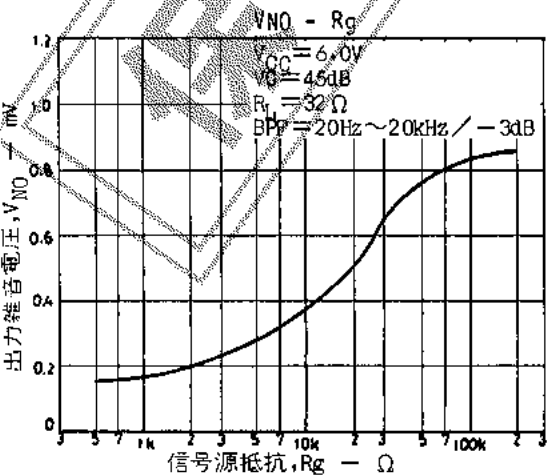
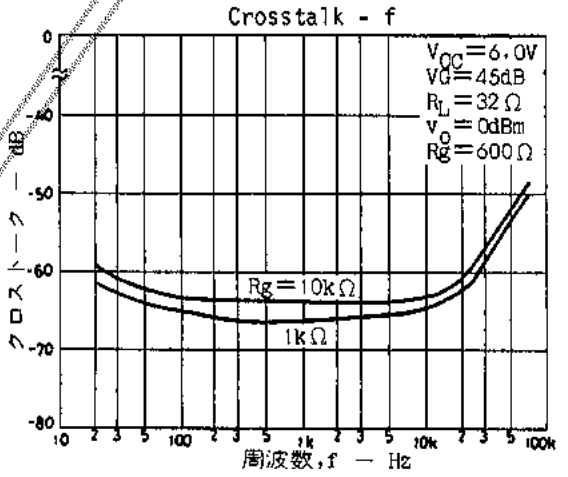
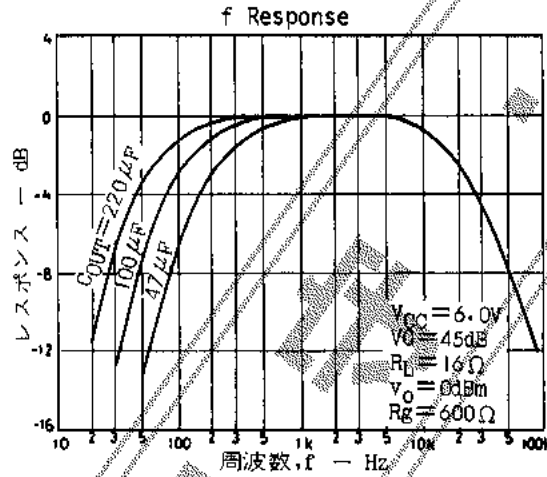
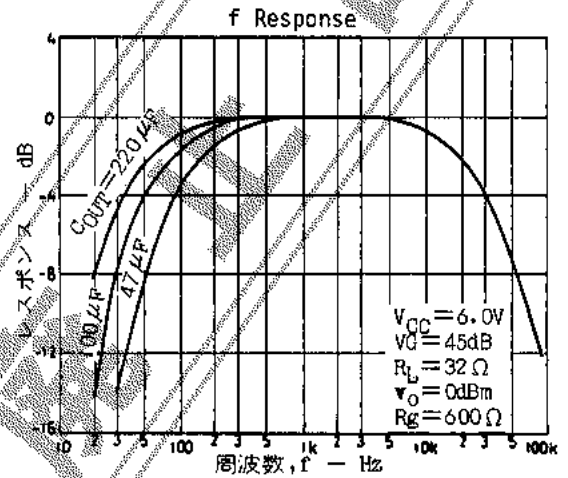
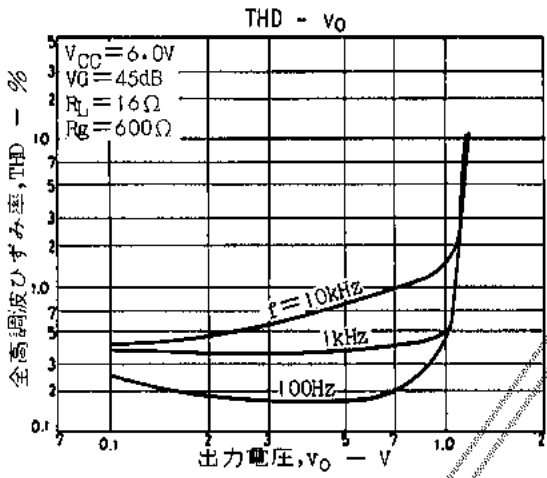
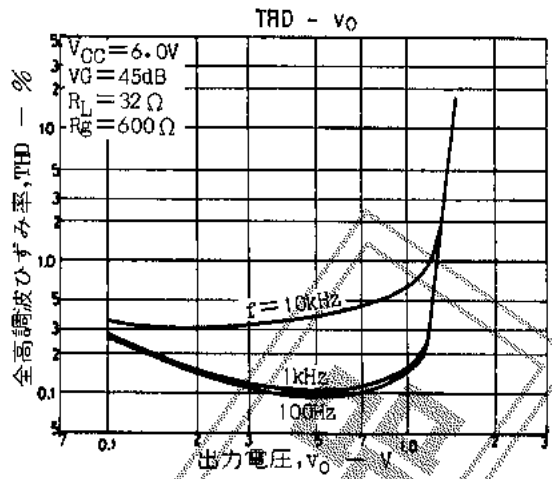
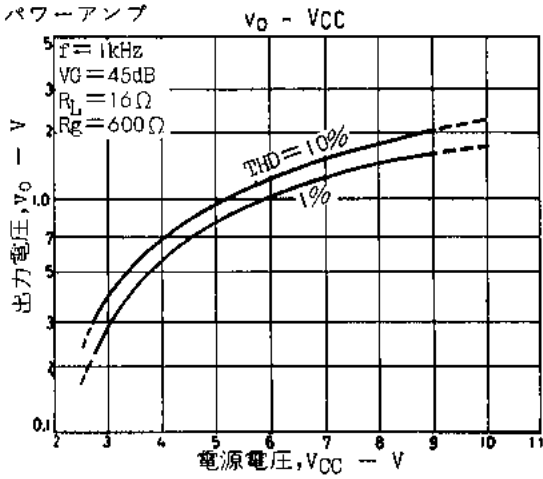
LA4520

プリアンプ



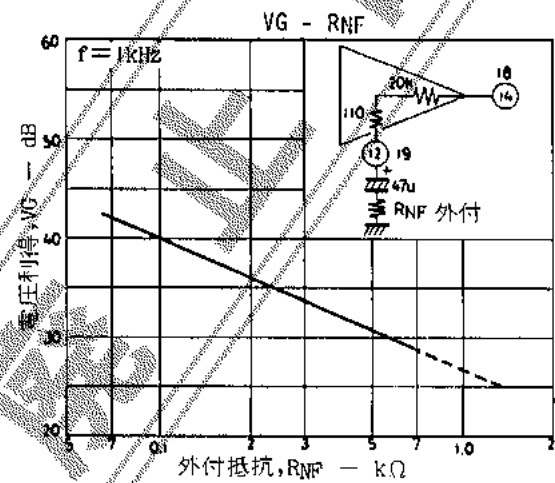
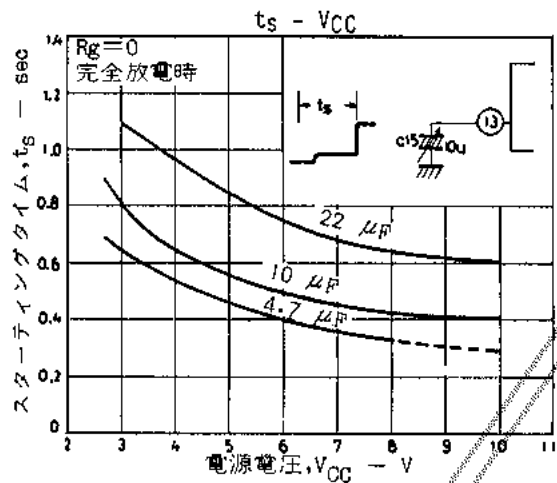
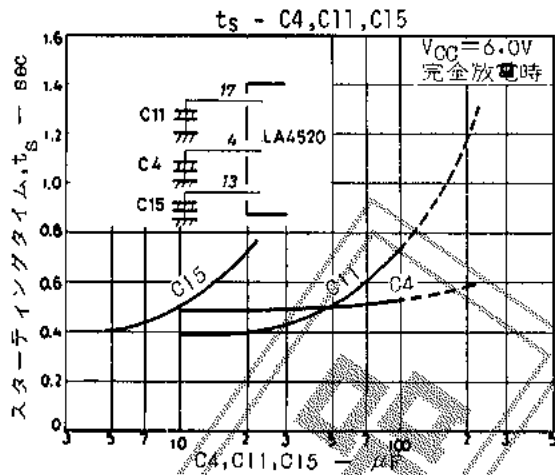
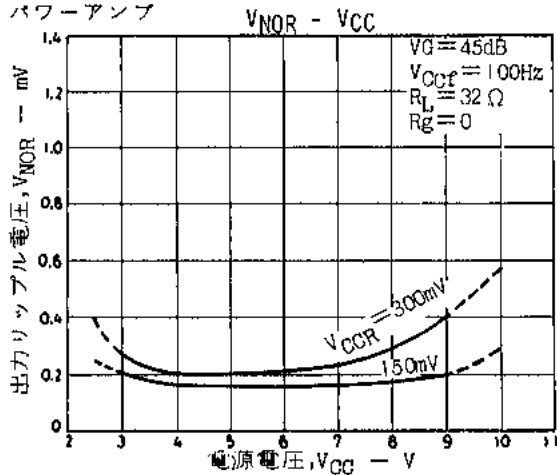
LA4520

パワーアンプ

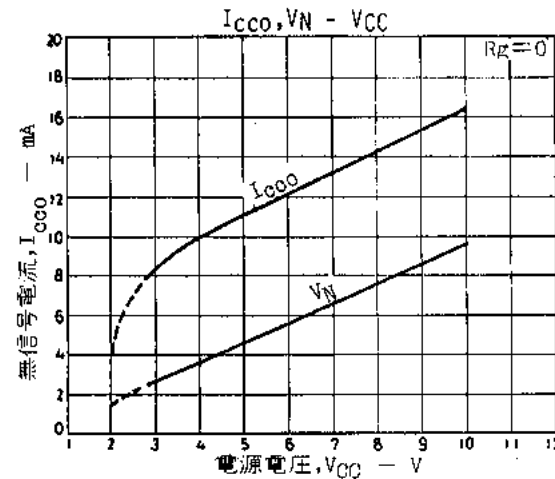
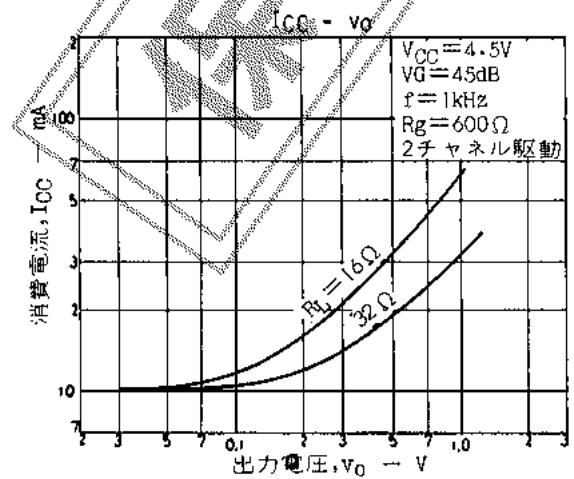
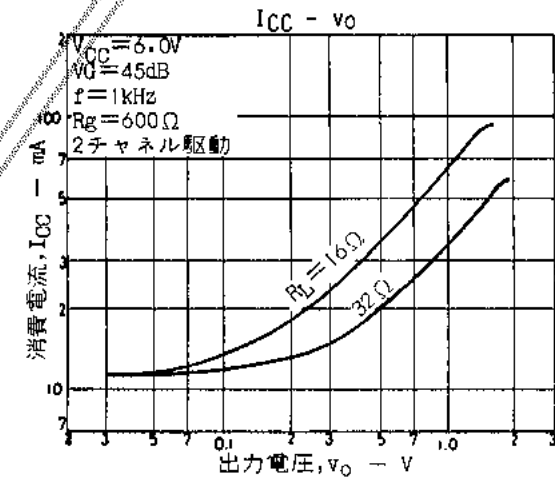
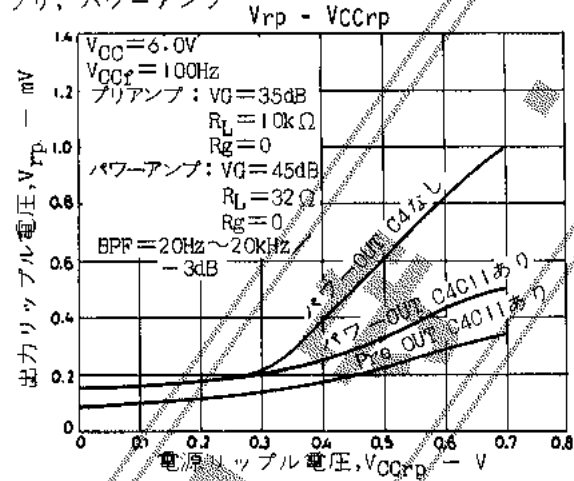


LA4520

パワーアンプ

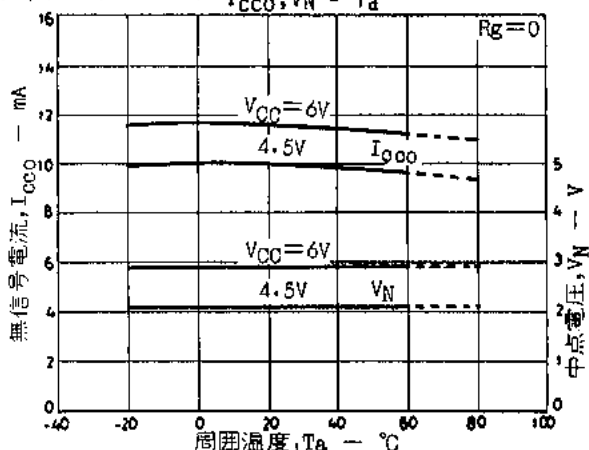


プリ、パワーアンプ

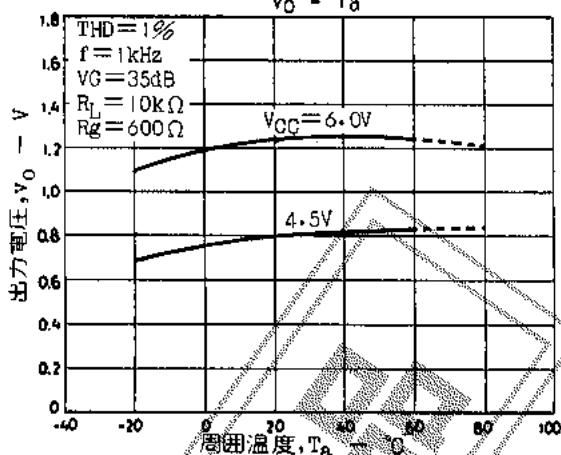


LA4520

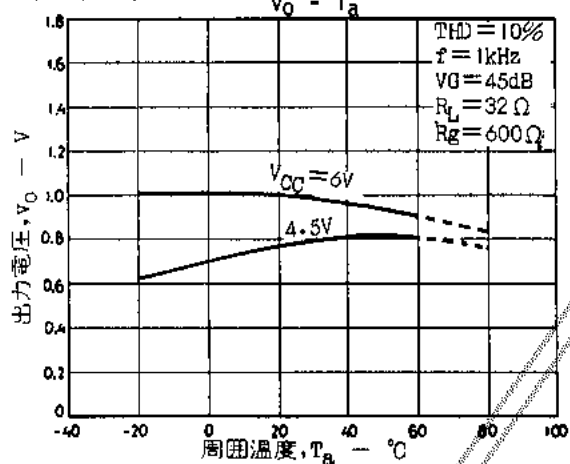
プリ、パワーアンプ $I_{CC0}, V_N - T_a$



プリアンプ $v_o - T_a$



パワーアンプ $v_o - T_a$



この資料の情報(搭載回路および回路定数を含む)は一例を示すもので、量産セットとしての設計を保証するものではありません。また、この資料は正確かつ信頼すべきものであると確信してありますが、その使用にあたって第三者の工業所有権その他の権利の実施に対する保証を行うものではありません。

本書記載製品が、外国為替および外国貿易管理法に定める戦略物資(技術を含む)に該当する場合、輸出する際に同法に基づく輸出許可が必要です。

Information (including circuit diagrams and circuit parameters) herein is for example only; it is not guaranteed for volume production. SANYO believes information herein is accurate and reliable, but no guarantees are made or implied regarding its use or any infringements of intellectual property rights or other rights of third parties.

