



UL 1121N

Układ sterowania cyframi wyświetlacza

Obudowa CE 70

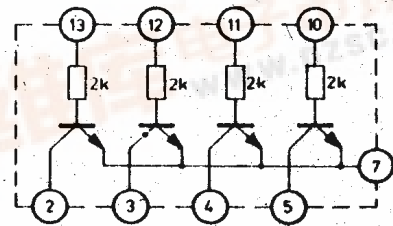
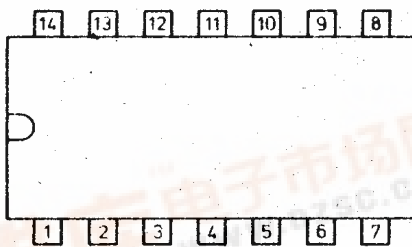
Układ UL 1121N składa się z czterech tranzystorów. Przeznaczony jest do sterowania cyframi wyświetlacza. Układ produkowany jest również w wersji nieobudowanej /UL 1121/ i przeznaczony jest do sterowania w zegarkach ręcznych.

Parametry dopuszczalne

/t_{amb} = +25°C/

Oznaczenie	Nazwa	Jedn.	Wartość	
			min	max
U	Napięcie stałe na dowolnym przewodzeniu względem podłoża /końcówka 7/	V	-0,5	+5
t _{amb}	Temperatura pracy	°C	-25	+70
t _{stg}	Temperatura przechowywania	°C	-40	+125

Układ wyprowadzeń



Schemat wewnętrzny

Parametry charakterystyczne

/t_{amb} = +25°C/

Oznaczenie	Nazwa	Jedn.	Wartość		Warunki pomiaru Uwagi
			min	max	
U _{CE sat}	Napięcie nasycenia kolektor-emiter	V		0,3	I _C =60 mA; I _B =0 mA
U _{BE} + I _B R _B	Napięcie sterowania bazy	V	1,4	2,0	I _C =60 mA; I _B =0,5 mA

od. tabl.

Oznaczenie	Nazwa	Jedn.	Wartość		Warunki pomiaru Uwagi
			min	max	
$I_{CEX/1/}$	Prąd resztkowy kolektora	nA		250	$U_{BE}+I_B R_B=0,3 \text{ V}; U_{CE}=5 \text{ V}$
$I_{CEX/4/}$	Prąd resztkowy kolektora /dla 4 tranzystorów po- łączonych równolegle/	nA		700	$U_{BE}+I_B R_B=0,3 \text{ V}; U_{CE}=5 \text{ V}$
h_{21E}	Statyczny współczynnik wzmocnienia prądowego /w układzie wspólnego emitera/		130		$U_{CE}=2 \text{ V}; I_B=0,5 \text{ mA}$
R_{izol-I}	Rezystancja izolacji od strony wejścia	$k\Omega$	833		$U_{CE}=5 \text{ V}; U_{BE}+I_B R_B=3,5 \text{ V}$
R_{izol-O}	Rezystancja izolacji od strony wyjścia	$k\Omega$	175	-	$U_{CC}=3,5 \text{ V};$ $U_{BE}+I_B R_B=0,3 \text{ V}$